

Practitioner's Docket No. 70904-56232

PATENT

IN THE UNITED STATES PATENT AND TRADEMARK OFFICE

In re application of: Kouji Kumada, et al.
Application No.: 09/898,185
Filed: July 3, 2001
For: DRIVE CIRCUIT FOR USE IN LIQUID CRYSTAL DISPLAY, LIQUID
CRYSTAL DISPLAY INCORPORATING THE SAME, AND
ELECTRONICS INCORPORATING THE LIQUID CRYSTAL DISPLAY

Assistant Commissioner for Patents
Washington, D.C. 20231

TRANSMITTAL OF CERTIFIED COPY

Attached please find the certified copies of the foreign application from which priority is claimed for this case:

Country: Japan

Country: Japan

Application
Number: 2000-222880

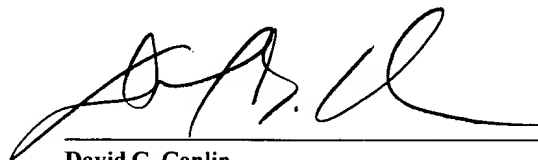
Application
Number: 2001-154258

Filing Date: July 24, 2000

Filing Date: May 23, 2001

Reg. No. 27026

Tel.: (617) 439-4444



David G. Conlin.
Dike, Bronstein, Roberts & Cushman
Intellectual Property Practice Group
EDWARDS & ANGELL, LLP
P.O. Box 9169
Boston, MA 02209

BOS2_173230.1

RECEIVED
OCT 03 2001
Technology Center 2600



日 本 国 特 許 庁
JAPAN PATENT OFFICE

別紙添付の書類に記載されている事項は下記の出願書類に記載されている事項と同一であることを証明する。

This is to certify that the annexed is a true copy of the following application as filed with this Office

出 願 年 月 日
Date of Application:

2001年 5月23日

出 願 番 号
Application Number:

特願2001-154258

出 願 人
Applicant(s):

シャープ株式会社

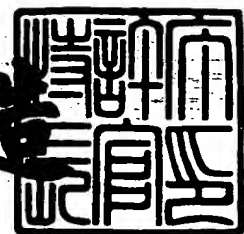
RECEIVED
OCT 03 2001
Technology Center 2600

CERTIFIED COPY OF
PRIORITY DOCUMENT

2001年 6月11日

特 許 庁 長 官
Commissioner,
Japan Patent Office

及 川 耕 造



出証番号 出証特2001-3054581

【書類名】 特許願

【整理番号】 01J01007

【提出日】 平成13年 5月23日

【あて先】 特許庁長官 及川 耕造 殿

【国際特許分類】 G09G 3/36
G02F 1/133 550

【発明の名称】 液晶表示装置の駆動回路及びそれを用いた液晶表示装置
並びにその液晶表示装置を用いた電子機器

【請求項の数】 13

【発明者】

 【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株
 式会社内

 【氏名】 熊田 浩二

【発明者】

 【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株
 式会社内

 【氏名】 柳 俊洋

【発明者】

 【住所又は居所】 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 シャープ株
 式会社内

 【氏名】 太田 隆滋

【特許出願人】

 【識別番号】 000005049

 【氏名又は名称】 シャープ株式会社

【代理人】

 【識別番号】 100080034

 【弁理士】

 【氏名又は名称】 原 謙三

 【電話番号】 06-6351-4384

【先の出願に基づく優先権主張】

【出願番号】 特願2000-222880

【出願日】 平成12年 7月24日

【手数料の表示】

【予納台帳番号】 003229

【納付金額】 21,000円

【提出物件の目録】

【物件名】 明細書 1

【物件名】 図面 1

【物件名】 要約書 1

【包括委任状番号】 9003082

【プルーフの要否】 要

【書類名】 明細書

【発明の名称】 液晶表示装置の駆動回路及びそれを用いた液晶表示装置並びにその液晶表示装置を用いた電子機器

【特許請求の範囲】

【請求項 1】

ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、

上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴とする液晶表示装置の駆動回路。

【請求項 2】

ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、

上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴とする液晶表示装置の駆動回路。

【請求項 3】

ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、画素電極を複数種の金属膜にて積層して形成した場合に薄膜トランジスタのドレインと、このドレインに電氣的に接続される画素電極における、液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正すべく画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、

上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベル

を各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴とする液晶表示装置の駆動回路。

【請求項 4】

ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正すべく画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、

上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴とする液晶表示装置の駆動回路。

【請求項 5】

電圧レベル可変手段は、ソースドライバにおけるソース信号電圧の基になるソースドライバ用基準電圧を作成する基準電圧作成手段に設けられ、かつ、

上記電圧レベル可変手段は、

上側基準電圧と下側基準電圧との電圧差を複数に分圧して上記ソースドライバ用基準電圧として出力する電圧差分圧手段と、

上記上側基準電圧と下側基準電圧との 2 つの基準電圧を連動して変化させる上下基準電圧連動手段と、

上記上側基準電圧における下側基準電圧の割合を設定する下側基準電圧設定手段とからなっていることを特徴とする請求項 1 ～ 4 のいずれか 1 項に記載の液晶表示装置の駆動回路。

【請求項 6】

電圧差分圧手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧するに際して、複数種類のソースドライバ用基準電圧を出力可能となっていることを特徴とする請求項 5 記載の液晶表示装置の駆動回路。

【請求項 7】

上下基準電圧連動手段は、上側基準電圧を出力すべく 2 種類の発生電圧を加算するためのオペアンプを用いた加算回路と、下側基準電圧を出力すべく 2 種類の

発生電圧を減算するためのオペアンプを用いた減算回路とからなっていることを特徴とする請求項 5 記載の液晶表示装置の駆動回路。

【請求項 8】

上下基準電圧連動手段は、2 種類の発生電圧から下側基準電圧を出力すべくオペアンプを用いた第 1 反転増幅回路と、2 種類の発生電圧から上側基準電圧を出力すべくオペアンプを用いた第 2 反転増幅回路とからなっていることを特徴とする請求項 5 記載の液晶表示装置の駆動回路。

【請求項 9】

上下基準電圧連動手段は、DC レベル調整データを入力して下側基準電圧を出力する下側基準電圧作成用 D/A 変換回路と、上下基準電圧レベル差設定データと上記 DC レベル調整データとを加算するデジタル加算回路と、このデジタル加算回路からの加算データを入力して上側基準電圧を出力する上側基準電圧作成用 D/A 変換回路とからなっていることを特徴とする請求項 5 記載の液晶表示装置の駆動回路。

【請求項 10】

共通電極に対して固定電位を与えるべく、グランド電位と正側電源との切り替えのみを行う切替手段を備えた共通電極信号作成手段が設けられていることを特徴とする請求項 1～9 のいずれか 1 項に記載の液晶表示装置の駆動回路。

【請求項 11】

共通電極信号作成手段は、ソースドライバに内蔵されていることを特徴とする請求項 10 記載の液晶表示装置の駆動回路。

【請求項 12】

請求項 1～11 のいずれか 1 項に記載の液晶表示装置の駆動回路を用いてなることを特徴とする液晶表示装置。

【請求項 13】

請求項 12 記載の液晶表示装置を用いてなることを特徴とする電子機器。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】

本発明は、アクティブマトリックス駆動の液晶表示装置の駆動回路及びそれを用いた例えば反射型、半透過型、反射／透過両用型又は透過型等の液晶表示装置並びにその液晶表示装置を用いた例えば携帯電話、情報携帯端末（PDA:Personal Data Assistant）、ノートパソコン、ポータブルテレビ、ポータブルゲーム機等の携帯機器を含む電子機器に関するものであり、詳細には、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響の補正及びその他、アクティブマトリックス基板と対向基板との特性の非対称性に起因する直流電圧のばらつき調整等を理由とする画素電極と共通電極との電位差を調整する調整手段に関するものである。

【 0 0 0 2 】

【従来の技術】

薄膜トランジスタ（以下、「TFT:Thin Film Transistor」と称する。）を用いたアクティブマトリックス駆動の液晶表示装置（以下、「LCD:Liquid Crystal Display」と称する。）では、通常、パネル毎に共通電極信号のDCレベル調整を行っている。

【 0 0 0 3 】

これは、一つの理由として、例えば、特開平5-35226号公報等の開示されている通り、TFTをONからOFFに切り替えた際に、TFTの寄生容量の影響によってドレイン電圧が変動するので、画素電極と共通電極との電位差を適正值に保持すべく補正する必要があるためである。

【 0 0 0 4 】

すなわち、TFTの寄生容量の影響によるドレイン電圧の変動量は一定ではなく各パネルにおいて製造毎のばらつきを含むため、パネル毎にDC（直流電圧）レベル調整を行うという構成をとっているものである。

【 0 0 0 5 】

具体的には、共通電極信号のDCレベルつまり電圧レベルを調整する手段として、例えば、図8に示すような共通電極信号作成回路50が使われている。同図においては、C-MOS (Complementary Metal Oxide Semiconductor: 相補金属酸化物半導体) スイッチ51にて正側電源 V_{DD} とグランド電位GNDとが制御信

号 V_{IN} によって切り替えられことによって共通電極信号 V_{COM} が作成されるようになっている。

【 0 0 0 6 】

すなわち、上記の共通電極信号作成回路 5 0 では、上記正側電源 V_{DD} を 2 個のトランジスタ 5 2 ・ 5 3 と 2 個の抵抗 5 4 ・ 5 5 及び 1 個の可変抵抗 5 6 により構成されたクランプ回路 5 7 からの出力と上記 C-MOS スイッチ 5 1 及びコンデンサ 5 8 を通した出力とを結合して共通電極信号 V_{COM} を出力する一方、クランプ回路 5 7 の可変抵抗 5 6 の値を変化させることによって、共通電極信号 V_{COM} の DC レベルを調整する。これによって、共通電極信号 V_{COM} と図示しない共通電極との間の電位差として、TFT の寄生容量の影響によるドレイン電圧の変動量を考慮した最適値の DC レベルに補正するようになっている。

【 0 0 0 7 】

一方、図 9 及び図 1 0 に示すように、TFT-LCD パネルのソース信号線へソース信号電圧を供給するソースドライバ 6 1 は、通常 6 ～ 8 ビットの R-DAC 方式のものが使われ、外部の基準電圧作成回路 6 2 から供給される複数の基準電圧 $V_1 \sim V_4$ を使用してデジタル-アナログ変換（以下、「D/A 変換」という）を行い、ソース信号電圧を出力する。ここで、複数の基準電圧 $V_1 \sim V_4$ が用いられるのは、液晶の誘電率が印加電圧により変化するためである。

【 0 0 0 8 】

また、TFT 6 3 … の寄生容量がドレイン電圧に与える影響は、液晶印加電圧により異なる。したがって、白表示させる時と黒表示させる時とによって DC レベルを変える必要があることが、例えば、特開平 5 - 5 3 5 3 4 号公報に開示されている。そこで、図 1 0 に示すように、例えば約 4 V に固定された上側基準電圧 V_{UP} とグランド電位 GND との電圧差を抵抗 $R_{21} \cdot R_{22} \cdot R_{23} \cdot R_{24} \cdot R_{25}$ にて分圧することにより、信号 ϕ にてスイッチ $SW_1 \cdot SW_3 \cdot SW_5 \cdot SW_7$ を ON して上記基準電圧 $V_1 \sim V_4$ をソースドライバ 6 1 に出力する一方、上側基準電圧 V_{UP} を抵抗 $R_{11} \cdot R_{12} \cdot R_{13} \cdot R_{14} \cdot R_{15}$ にて分圧することにより信号 ϕ バーにてスイッチ $SW_2 \cdot SW_4 \cdot SW_6 \cdot SW_8$ を ON して上記基準電圧 $V_1 \sim V_4$ とは異なる図示しない基準電圧 $V'_1 \sim V'_4$ をソ

ースドライバ61に出力している。

【0009】

すなわち、上記の技術では、複数の基準電圧 $V_1 \sim V_4$ 又は基準電圧 $V'_1 \sim V'_4$ を用いてD/A変換することによって、液晶の特性に合わせたリニアでない変換を行っているとともに、液晶の印加電圧-透過率特性と人間の視覚特性との差を補うための補正であるガンマ補正も同時に行っている。

【0010】

【発明が解決しようとする課題】

しかしながら、上記従来の液晶表示装置の駆動回路では、共通電極信号作成回路50にクランプ回路57を用いて共通電極信号 V_{COM} の調整を行っているので、このクランプ回路57の抵抗55及び可変抵抗56に常に正側電源 V_{DD} が印加されており、その結果、クランプ回路57での消費電力が大きく、低消費電力化が求められる携帯機器等の電子機器用途のTFT-LCDには適さないという問題点を有している。

【0011】

また、従来の共通電極信号作成回路50においては、制御信号 V_{IN} によって例えば+5Vの正側電源 V_{DD} と0Vのグランド電位GNDとを切り替えるとともに、クランプ回路57の抵抗54・55及び可変抵抗56並びにコンデンサ58の存在により例えば+4Vと-1Vとの電圧を交互に繰り返す交流化信号を得ている。

【0012】

しかしながら、このクランプ回路57及びコンデンサ58を介した場合には、安定した共通電極信号 V_{COM} を得ることが困難であるという問題点を有している。具体的には、例えば、制御信号 V_{IN} によって+5Vの正側電源 V_{DD} に維持した場合には、+4Vを維持することができずDCレベルが変動する一方、再度、共通電極信号 V_{COM} を切り替えて交流化信号を得た場合には、その変動したDCレベルから交流化信号が始まり、徐々に+4Vと-1Vとの交流化電圧に戻るようになる。

【0013】

この結果、従来のクランプ回路 5 7 及びコンデンサ 5 8 を用いた共通電極信号作成回路 5 0 では、一定周期にて交流化を行わなければ共通電極の安定した DC レベルを得ることができないので、低周波駆動や休止駆動に使用することができないという問題点を有している。

【 0 0 1 4 】

一方、画素電極を複数種の金属膜にて積層して形成した場合には、薄膜トランジスタのドレインと、このドレインに電氣的に接続される画素電極における、液晶層に近い側の金属膜との間には直流電圧成分のばらつきが生じる。例えば、ドレイン電極にアルミニウム (A 1) 蒸着等を行ない、かつ画素電極を複数種の金属膜を積層して形成したときには、画素電極における液晶に接触している例えばアルミニウム (A 1) 金属膜とドレイン電極との間では、複数の異種金属が介在することにより、当該ドレイン電極とアルミニウム (A 1) 金属との間に電位差が生じる。

【 0 0 1 5 】

ここで、このような複数種の異種金属膜間に生じる電位差の調整においても、上述した従来の調整手段で対応可能であるが、消費電力等の点で問題があることには変わらない。

【 0 0 1 6 】

また、その他の液晶層に作用する DC レベルの変動源としては、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性がある。このアクティブマトリクス基板と対向基板との非対称性に起因する DC 成分は、常に液晶層に作用する。

【 0 0 1 7 】

この各基板の特性の非対称性としては、アクティブマトリクス基板側の配向膜の膜厚と対向基板側の配向膜の膜厚とがそれぞれ異なること、ハイブリッド配向のようにアクティブマトリクス基板側と対向基板側とで配向膜の材料が異なること、さらに、反射型液晶表示装置におけるアクティブマトリクス基板側のアルミニウム (A 1) の反射電極と対向基板側の I T O の透明電極とのように、液晶層を挟んで対向する電極の材料が異なること等が挙げられる。これらの要因の中で

も、特に、液晶層を挟んで対向する各電極の材料の差による非対称性が、最も大きいDCレベルの変動を発生させる。

【0018】

また、電極材料が異なることに起因するDCレベルの変動は、計算によって算出できないため、共通電極の電位の調整に時間が掛かり、この間にも液晶層には当該DCが作用する。したがって、液晶表示装置の信頼性の低下及び焼き付き残像等の不具合が生じるといった問題がある。

【0019】

そして、このような液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因するDC成分の調整においても、同様に、上述した従来の調整手段で対応可能であるが、消費電力等の点で問題があることには変わらない。

【0020】

本発明は、上記従来の問題点に鑑みなされたものであって、その目的は、画素電極と共通電極との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、電子機器用途にも使用し得る液晶表示装置の駆動回路及びそれを用いた液晶表示装置並びにその液晶表示装置を用いた電子機器を提供することにある。

【0021】

【課題を解決するための手段】

本発明の液晶表示装置の駆動回路は、上記課題を解決するために、ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴としている。

【0022】

上記の発明によれば、液晶表示装置の駆動回路は、ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソ

ース信号電圧を各画素電極に出力する。

【0023】

ここで、従来においては、上記調整手段は、共通電極に電圧を付与する共通電極信号作成回路に設けられていた。すなわち、従来においては、画素電極と共通電極との電位差を調整するものとして、共通電極の電位を調整する方法を取っていた。

【0024】

そして、従来の調整手段では、共通電極の電位を調整するためのクランプ回路に内蔵された抵抗に常に電圧を印加するものとなっていたので、クランプ回路での消費電力が大きく、低消費電力化が求められる携帯機器等の電子機器用途の液晶表示装置の駆動回路には適さないという問題点を有していた。

【0025】

また、一定周期にて交流化を行わなければ、共通電極の安定した電圧レベルを得ることができないので、低周波駆動や休止駆動に使用することができないという問題点を有していた。

【0026】

そこで、本発明では、調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっているものとした。

【0027】

すなわち、本発明では、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正等すべく画素電極と共通電極との電位差を調整するものとして、ソースドライバから出力されるソース信号電圧の電圧レベルを調整する方法を取っており、ソース信号電圧の電圧レベルは、電圧レベル可変手段によって各画素電極に対して一律にシフトされる。

【0028】

この結果、共通電極の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【 0 0 2 9 】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【 0 0 3 0 】

したがって、画素電極と共通電極との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【 0 0 3 1 】

また、本発明の液晶表示装置の駆動回路では、上記課題を解決するために、ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴としている。

【 0 0 3 2 】

上記の発明によれば、液晶表示装置の駆動回路は、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく画素電極と共通電極との電位差を調整する調整手段を備えている。

【 0 0 3 3 】

ここで、従来においては、上記調整手段は、共通電極に電圧を付与する共通電極信号作成回路に設けられていた。すなわち、従来においては、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく画素電極と共通電極との電位差を調整するものとして、共通電極の電位を調整する方法を取っていた。

【 0 0 3 4 】

そして、従来の調整手段では、共通電極の電位を調整するためのクランプ回路

に内蔵された抵抗に常に電圧を印加するものとなっていたので、クランプ回路での消費電力が大きく、低消費電力化が求められる携帯機器等の電子機器用途の液晶表示装置の駆動回路には適さないという問題点を有していた。

【 0 0 3 5 】

また、一定周期にて交流化を行わなければ、共通電極の安定した電圧レベルを得ることができないので、低周波駆動や休止駆動に使用することができないという問題点を有していた。

【 0 0 3 6 】

そこで、本発明では、調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっているものとした。

【 0 0 3 7 】

すなわち、本発明では、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく画素電極と共通電極との電位差を調整するものとして、ソースドライバから出力されるソース信号電圧の電圧レベルを調整する方法を取っており、ソース信号電圧の電圧レベルは、電圧レベル可変手段によって各画素電極に対して一律にシフトされる。

【 0 0 3 8 】

この結果、共通電極の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【 0 0 3 9 】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【 0 0 4 0 】

したがって、ドレイン電圧の変動を補正するための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【 0 0 4 1 】

また、本発明の液晶表示装置の駆動回路では、上記課題を解決するために、ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、画素電極を複数種の金属膜にて積層して形成した場合に薄膜トランジスタのドレインと、このドレインに電氣的に接続される画素電極における、液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正すべく画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴としている。

【 0 0 4 2 】

上記の発明によれば、液晶表示装置の駆動回路は、画素電極と共通電極との電位差を調整する調整手段を備えている。ここで、調整手段を設ける理由としては、前記薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正するという理由の他、画素電極を複数種の金属膜にて積層して形成した場合に薄膜トランジスタのドレインと、このドレインに電氣的に接続される画素電極における、液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正するという理由もある。

【 0 0 4 3 】

ところで、従来においては、上記調整手段は、共通電極に電圧を付与する共通電極信号作成回路に設けられていた。すなわち、従来においては、ドレインと液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正すべく画素電極と共通電極との電位差を調整するものとして、共通電極の電位を調整する方法を取っていた。

【 0 0 4 4 】

そして、従来の調整手段では、共通電極の電位を調整するためのクランプ回路に内蔵された抵抗に常に電圧を印加するものとなっていたので、クランプ回路での消費電力が大きく、低消費電力化が求められる携帯機器を含む電子機器用途の

液晶表示装置の駆動回路には適さないという問題点を有していた。

【 0 0 4 5 】

また、一定周期にて交流化を行わなければ、共通電極の安定した電圧レベルを得ることができないので、低周波駆動や休止駆動に使用することができないという問題点を有していた。

【 0 0 4 6 】

そこで、本発明では、調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっているものとした。

【 0 0 4 7 】

すなわち、本発明では、画素電極として複数種の金属膜を積層して形成した場合のドレインと液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正すべく画素電極と共通電極との電位差を調整するものとして、ソースドライバから出力されるソース信号電圧の電圧レベルを調整する方法を取っており、ソース信号電圧の電圧レベルは、電圧レベル可変手段によって各画素電極に対して一律にシフトされる。

【 0 0 4 8 】

この結果、共通電極の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【 0 0 4 9 】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【 0 0 5 0 】

したがって、画素電極として複数種の金属膜を積層して形成した場合のドレインと液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正するための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【 0 0 5 1 】

また、本発明の液晶表示装置の駆動回路では、上記課題を解決するために、ゲートドライバからの走査信号により薄膜トランジスタにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する一方、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正すべく画素電極と共通電極との電位差を調整する調整手段を備えた液晶表示装置の駆動回路において、上記調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっていることを特徴としている。

【 0 0 5 2 】

上記の発明によれば、液晶表示装置の駆動回路は、画素電極と共通電極との電位差を調整する調整手段を備えている。ここで、調整手段を設ける理由としては、前記薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正するという理由等の他、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正するという理由もある。

【 0 0 5 3 】

この非対称性に起因する直流電圧のばらつきの中でも、大きく影響するのは、液晶層を挟んで対向する各電極の材料の差による非対称性である。

【 0 0 5 4 】

ところで、従来においては、上記調整手段は、共通電極に電圧を付与する共通電極信号作成回路に設けられていた。すなわち、従来においては、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正すべく画素電極と共通電極との電位差を調整するものとして、共通電極の電位を調整する方法を取っていた。

【 0 0 5 5 】

そして、従来の調整手段では、共通電極の電位を調整するためのクランプ回路に内蔵された抵抗に常に電圧を印加するものとなっていたので、クランプ回路での消費電力が大きく、低消費電力化が求められる携帯機器を含む電子機器用途の液晶表示装置の駆動回路には適さないという問題点を有していた。

【 0 0 5 6 】

また、一定周期にて交流化を行わなければ、共通電極の安定した電圧レベルを得ることができないので、低周波駆動や休止駆動に使用することができないという問題点を有していた。

【 0 0 5 7 】

そこで、本発明では、調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっているものとした。

【 0 0 5 8 】

すなわち、本発明では、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正すべく画素電極と共通電極との電位差を調整するものとして、ソースドライバから出力されるソース信号電圧の電圧レベルを調整する方法を取っており、ソース信号電圧の電圧レベルは、電圧レベル可変手段によって各画素電極に対して一律にシフトされる。

【 0 0 5 9 】

この結果、共通電極の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【 0 0 6 0 】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【 0 0 6 1 】

したがって、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正するための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【 0 0 6 2 】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回

路において、電圧レベル可変手段は、ソースドライバにおけるソース信号電圧の基になるソースドライバ用基準電圧を作成する基準電圧作成手段に設けられ、かつ、上記電圧レベル可変手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧して上記ソースドライバ用基準電圧として出力する電圧差分圧手段と、上記上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させる上下基準電圧連動手段と、上記上側基準電圧における下側基準電圧の割合を設定する下側基準電圧設定手段とからなっていることを特徴としている。

【 0 0 6 3 】

上記の発明によれば、電圧レベル可変手段は、ソースドライバにおけるソース信号電圧の基になるソースドライバ用基準電圧を作成する基準電圧作成手段に設けられる。

【 0 0 6 4 】

また、上記電圧レベル可変手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧して上記ソースドライバ用基準電圧として出力する電圧差分圧手段と、上記上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させる上下基準電圧連動手段と、上記上側基準電圧における下側基準電圧の割合を設定する下側基準電圧設定手段とからなっている。

【 0 0 6 5 】

したがって、ソースドライバにおけるソース信号電圧の基になるソースドライバ用基準電圧を作成する基準電圧作成手段においては、先ず、下側基準電圧設定手段によって、上側基準電圧における下側基準電圧の割合を設定する。この下側基準電圧の割合は、例えば、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく考慮して定められる。

【 0 0 6 6 】

次いで、上下基準電圧連動手段は、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させるので、例えば、ドレイン電圧の変動の影響を考慮した上側基準電圧と下側基準電圧との電位差を常に一定とすることができる。

【 0 0 6 7 】

次いで、この上側基準電圧と下側基準電圧との電位差は、電圧差分圧手段によ

って、複数に分圧されソースドライバ用基準電圧として出力される。

【0068】

この結果、ソースドライバでは、例えば、ドレイン電圧の変動の影響を考慮したソースドライバ用基準電圧が提供されるので、ソースドライバから各画素電極に対しても、ドレイン電圧の変動の影響等を考慮したソース信号電圧の電圧レベルを出力することができる。

【0069】

そして、ドレイン電圧の変動の影響等は各液晶表示装置毎に異なっているので、その変動分を補正するときには、下側基準電圧設定手段にて上側基準電圧における下側基準電圧の割合を設定変更すれば良い。これによって、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせることができる。

【0070】

この結果、調整手段である電圧レベル可変手段の具体的な構成を提供することができ、確実に、調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【0071】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、電圧差分圧手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧するに際して、複数種類のソースドライバ用基準電圧を出力可能となっていることを特徴としている。

【0072】

上記の発明によれば、電圧差分圧手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧するに際して、複数種類のソースドライバ用基準電圧を出力可能となっている。

【0073】

すなわち、薄膜トランジスタの寄生容量がドレイン電圧に与える影響は、液晶印加電圧により異なっており、白表示させる時と黒表示させる時とによって、画

素電極と共通電極との電位差を変える必要があるが、本発明では、電圧差分圧手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧するに際して、複数種類のソースドライバ用基準電圧を出力可能となっているので、白又は黒表示に応じて画素電極と共通電極との電位差を容易に変えることができる。

【 0 0 7 4 】

この結果、機能性の高い液晶表示装置の駆動回路を提供することができる。

【 0 0 7 5 】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、上下基準電圧連動手段は、上側基準電圧を出力すべく2種類の発生電圧を加算するためのオペアンプを用いた加算回路と、下側基準電圧を出力すべく2種類の発生電圧を減算するためのオペアンプを用いた減算回路とからなっていることを特徴としている。

【 0 0 7 6 】

上記発明によれば、上下基準電圧連動手段は、上側基準電圧を出力すべく2種類の発生電圧を加算するためのオペアンプを用いた加算回路と、下側基準電圧を出力すべく2種類の発生電圧を減算するためのオペアンプを用いた減算回路とからなっているので、これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。この結果、上下基準電圧連動手段の具体的手段を提供することができる。

【 0 0 7 7 】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、上下基準電圧連動手段は、2種類の発生電圧から下側基準電圧を出力すべくオペアンプを用いた第1反転増幅回路と、2種類の発生電圧から上側基準電圧を出力すべくオペアンプを用いた第2反転増幅回路とからなっていることを特徴としている。

【 0 0 7 8 】

上記発明によれば、上下基準電圧連動手段は、上下基準電圧連動手段は、2種類の発生電圧から下側基準電圧を出力すべくオペアンプを用いた第1反転増幅回路と、2種類の発生電圧から上側基準電圧を出力すべくオペアンプを用いた第2

反転増幅回路とからなっているので、これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。この結果、上下基準電圧連動手段の具体的手段を提供することができる。

【0079】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、上下基準電圧連動手段は、DCレベル調整データを入力して下側基準電圧を出力する下側基準電圧作成用D/A変換回路と、上下基準電圧レベル差設定データと上記DCレベル調整データとを加算するデジタル加算回路と、このデジタル加算回路からの加算データを入力して上側基準電圧を出力する上側基準電圧作成用D/A変換回路とからなっていることを特徴としている。

【0080】

上記の発明によれば、上下基準電圧連動手段は、DCレベル調整データを入力して下側基準電圧を出力する下側基準電圧作成用D/A変換回路と、上下基準電圧レベル差設定データと上記DCレベル調整データとを加算するデジタル加算回路と、このデジタル加算回路からの加算データを入力して上側基準電圧を出力する上側基準電圧作成用D/A変換回路とからなっているので、これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。この結果、上下基準電圧連動手段の具体的手段を提供することができる。

【0081】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、共通電極に対して固定電位を与えるべく、グランド電位と正側電源との切り替えのみを行う切替手段を備えた共通電極信号作成手段が設けられていることを特徴としている。

【0082】

上記の発明によれば、共通電極に対して固定電位を与えるべく、グランド電位と正側電源との切り替えのみを行う切替手段を備えた共通電極信号作成手段が設けられている。

【0083】

このため、共通電極信号作成手段は、共通電極に対して固定電位を与えるべく

、グランド電位と正側電源との切り替えのみを行う切替手段を備えたものとなっている。

【 0 0 8 4 】

この結果、確実に、共通電極の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【 0 0 8 5 】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【 0 0 8 6 】

したがって、確実に、調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【 0 0 8 7 】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、共通電極信号作成手段は、ソースドライバに内蔵されていることを特徴としている。

【 0 0 8 8 】

上記の発明によれば、共通電極信号作成手段は、ソースドライバに内蔵されている。

【 0 0 8 9 】

すなわち、共通電極信号作成手段は、共通電極信号がグランド電位を下回ることがなくなると同時に、構成が簡素化されているためソースドライバに容易に内蔵することが可能である。

【 0 0 9 0 】

そして、このように、共通電極信号作成手段を、ソースドライバに内蔵することによって回路の集積化によるコストダウンが見込める。

【 0 0 9 1 】

また、本発明の液晶表示装置は、上記課題を解決するために、上記液晶表示装

置の駆動回路を用いてなることを特徴としている。

【0092】

上記の発明によれば、液晶表示装置は、上記液晶表示装置の駆動回路を用いてなっている。

【0093】

このため、画素電極と共通電極との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置を提供することができる。

【0094】

本発明の電子機器は、上記課題を解決するために、上記液晶表示装置を用いてなることを特徴としている。

【0095】

上記の発明によれば、電子機器は、上記液晶表示装置を用いてなっている。

【0096】

このため、画素電極と共通電極との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器用途等にも使用し得る電子機器を提供することができる。

【0097】

【発明の実施の形態】

〔実施の形態1〕

本発明の実施の一形態について図1ないし図4に基づいて説明すれば、以下の通りである。なお、本実施の形態のアクティブマトリクス型の液晶表示装置は、例えば反射型、半透過型、反射／透過両用型又は透過型等の液晶表示装置に適用が可能であり、また、携帯電話、情報携帯端末（PDA:Personal Data Assistant）及びノートパソコン、ポータブルテレビ又はポータブルゲーム機等の携帯機器、及び携帯機器を含む電子機器において、好適に用いられるものである。

【0098】

本実施の形態のアクティブマトリクス型の液晶表示装置（以下、「LCD:Liquid Crystal Display」と称する。）は、図2に示すように、1画素選択期間に

おける走査信号を入力する走査信号用ドライバとしてのゲートドライバ2と、液晶パネル1に対してデータ信号を入力するデータ信号用ドライバとしてのソースドライバ3と、これらゲートドライバ2及びソースドライバ3のタイミングを制御するコントロール回路4とを備えている。

【0099】

上記液晶パネル1には、ガラス基板上に設けられる格子状に配列されたデータ信号を供給するソースバスライン $S(1) \cdot S(2) \cdots S(N)$ 及び走査信号を供給するゲートバスライン $G(1) \cdot G(2) \cdots G(M)$ と、各格子点毎に設けられたスイッチング素子である薄膜トランジスタ（以下、「TFT: Thin Film Transistor」と称する。）6…と、TFT6…を介して上記ソースバスライン $S(1) \cdot S(2) \cdots S(N)$ に接続される画素電極7…と、これら画素電極7…に対向する共通電極8とが設けられている。

【0100】

上記の液晶表示装置では、コントロール回路4からソースドライバ3へ映像データが送られ、ソースドライバ3は、この映像データ信号をD-A変換し、液晶パネル1の駆動電圧として出力するようになっている。上記映像データ信号のD-A変換に際しては、このソースドライバ3に接続された調整手段、電圧レベル可変手段及び基準電圧作成手段としての基準電圧作成回路20からD-A変換の基準となる電圧が作成される。

【0101】

一方、コントロール回路4は、上述のようにソースドライバ3へ映像データを送ると同時に、ゲートドライバ2へ走査のための信号を送る。これによって、ゲートドライバ2はゲートバスライン $G(1) \cdot G(2) \cdots$ を走査し、液晶パネル1内の各TFT6…をON-OFF制御することによって、上記ソースドライバ3から各ソースバスライン $S(1) \cdot S(2) \cdots$ 及び各TFT6…を介して各画素電極7…に映像信号が供給される。

【0102】

ここで、共通電極8は、一枚の電極からなり液晶パネル1の略全体を覆っていると同時に、この共通電極8には、共通電極信号作成手段としての共通電極信号

作成回路 10 から共通電極信号が供給されるようになっている。すなわち、画素電極 7 … と共通電極 8 との間の電位差によって、この画素電極 7 … と共通電極 8 との間に挟装される図示しない液晶が変化してその画素の表示が行われる。

【0103】

ところで、上記の液晶パネル 1 では、例えば、TFT 6 … の寄生容量の存在により、TFT 6 … が ON 状態から OFF 状態に変化する際にドレイン電圧の変動が起こる。この変動は、各液晶パネル 1 における製造時のばらつきによって異なるので、液晶パネル 1 毎に調整を行う必要がある。

【0104】

また、液晶層に作用する DC レベルの変動源としては、上記 TFT 6 … の寄生容量の他に、液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性がある。このアクティブマトリクス基板と対向基板との非対称性に起因する DC 成分は、常に液晶層に作用する。

【0105】

この各基板の特性の非対称性としては、アクティブマトリクス基板側の配向膜の膜厚と対向基板側の配向膜の膜厚とがそれぞれ異なること、ハイブリッド配向のようにアクティブマトリクス基板側と対向基板側とで配向膜の材料が異なること、さらに、反射型液晶表示装置におけるアクティブマトリクス基板側のアルミニウム (Al) の反射電極と対向基板側の ITO の透明電極とのように、液晶層を挟んで対向する電極の材料が異なること等が挙げられる。これらの要因の中でも、特に、液晶層を挟んで対向する各電極の材料の差による非対称性が、最も大きい DC レベルの変動を発生させる。

【0106】

そこで、従来においては、この調整は、一般的に、上記共通電極信号作成回路 10 から供給される共通電極信号の DC レベルを変化させる形で行われていた。

【0107】

しかしながら、従来の共通電極信号作成回路では、抵抗を備えたクランプ回路に対して常に電圧を印加していたので、クランプ回路での消費電力が大きく、低消費電力化が求められる携帯機器等の電子機器用途の液晶表示装置には適さない

という問題点を有していた。

【0108】

そこで、本実施の形態では、液晶表示装置の消費電力を小さくするために、先ず、図3に示すように、共通電極信号作成回路10をC-MOS (Complementary Metal Oxide Semiconductor: 相補金属酸化物半導体) スイッチ11のみによって構成しており、従来のクランプ回路を無くした構成としている。

【0109】

すなわち、上記共通電極信号作成回路10では、グランド電位GNDと正側電源 V_{DD} とを切替手段としてのC-MOSスイッチ11にて切り替えるだけの極めて単純な構成になっている。したがって、上記共通電極信号作成回路10では、制御信号 V_{IN} を2種の所定電圧に切り替えることによって、共通電極信号 V_{COM} として0Vのグランド電位GNDと例えば+5Vの正電圧とからなる交流化信号を供給することができる。

【0110】

この結果、本実施の形態では、共通電極信号作成回路10にて共通電極8のDCレベルを補正することにより画素電極7…と共通電極8との間の電位差の調整を行うという従来の考えを排除したものとなっている。

【0111】

また、上記の共通電極信号作成回路10では、従来のクランプ回路及びコンデンサを含んでいないので、制御信号 V_{IN} によって例えば+5Vの正側電源 V_{DD} に維持した場合には、+5Vを維持することができる。したがって、低周波駆動や休止駆動においても使用することが可能となっている。

【0112】

一方、上述したように、共通電極信号作成回路にてDCレベルの調整を行わない場合には、それに代わる調整方法が必要となる。

【0113】

そこで、本実施の形態では、その調整方法としてソースドライバ3に基準電圧を供給する調整手段としての基準電圧作成回路20によって、TFT6…がON状態からOFF状態に変化する際にドレイン電圧の変動に伴う画素電極7…と共

通電極 8 との電位差を調整するものとなっている。

【0 1 1 4】

上記画素電極 7 … と共通電極 8 との電位差を調整可能とする基準電圧作成回路 2 0 の構成を以下に説明する。

【0 1 1 5】

本実施の形態の基準電圧作成回路 2 0 は、図 1 に示すように、電圧差分圧手段としての電圧差分圧部 2 0 a を有しており、この電圧差分圧部 2 0 a では、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差を 2 種類に分圧する抵抗 $R_{11} \sim R_{15}$ と抵抗 $R_{21} \sim R_{25}$ とを有するとともに、信号 ϕ により一連に制御されるスイッチ $SW_1 \cdot SW_3 \cdot SW_5 \cdot SW_7$ と、信号 ϕ バーにより一連に制御されるスイッチ $SW_2 \cdot SW_4 \cdot SW_6 \cdot SW_8$ とを有している。上記信号 ϕ と信号 ϕ バーとは、同一タイミングで変化して極性のみが異なる信号であり、スイッチ SW_1 とスイッチ SW_2 、スイッチ SW_3 とスイッチ SW_4 、スイッチ SW_5 とスイッチ SW_6 、スイッチ SW_7 とスイッチ SW_8 とではいずれか一方が必ず導通しており、増幅器 $Amp_{21} \sim Amp_{24}$ に DC 電圧が与えられている。

【0 1 1 6】

これによって、例えば、信号 ϕ により一連に制御されるスイッチ $SW_1 \cdot SW_3 \cdot SW_5 \cdot SW_7$ が ON されたときには、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差が抵抗 $R_{21} \sim R_{25}$ によって複数に分圧されてソースドライバ用基準電圧としての基準電圧 $V_1 \sim V_4$ を出力する一方、例えば、信号 ϕ バーにより一連に制御されるスイッチ $SW_2 \cdot SW_4 \cdot SW_6 \cdot SW_8$ が ON されたときには、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差が抵抗 $R_{11} \sim R_{15}$ によって複数に分圧されてソースドライバ用基準電圧としての図示しない基準電圧 $V'_1 \sim V'_4$ を出力できるものとなっている。

【0 1 1 7】

すなわち、TFT 6 … の寄生容量がドレイン電圧に与える影響は、液晶印加電圧により異なっており、白表示させる時と黒表示させる時とによって、画素電極 7 … と共通電極 8 との電位差を変える必要がある。そこで、本実施の形態では、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差を抵抗 $R_{21} \sim R_{25}$ による

分圧と抵抗 $R_{11} \sim R_{15}$ による分圧との 2 種に容易に分圧し得るものとなっているので、白又は黒表示に応じて画素電極 7…と共通電極 8 との電位差を容易に切り替えるべく、2 種の基準電圧 $V_1 \sim V_4$ 又は基準電圧 $V'_1 \sim V'_4$ をソースドライバ 3 に出力することができる。

【0118】

一方、上記の上側基準電圧 V_{UP} は、前段の上下基準電圧連動手段としての D/A コンバータ DAC 1 と増幅器 Amp 1 1 とで構成される回路で作成されるとともに、下側基準電圧 V_{DOWN} は、上下基準電圧連動手段としての D/A コンバータ DAC 2 と増幅器 Amp 1 2 とで構成される回路にて作成されるものとなっている。

【0119】

また、本実施の形態では、上記 D/A コンバータ DAC 1・DAC 2 には、共通の DC レベル調整用データが下位 6 ビットに入力される。すなわち、上側基準電圧 V_{UP} とするために上位 2 ビットが High レベルである“1”に固定されている一方、下側基準電圧 V_{DOWN} とするために上位 2 ビットが Low レベルである“0”に固定されている。

【0120】

この結果、上記 D/A コンバータ DAC 1・DAC 2 は、本実施の形態ではそれぞれ 8 ビットに構成されているので、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との間では、常に 192 段階 ($= 2^7 + 2^6$) の電圧差が保たれながら、63 ($= 2^6 - 1$) 段階分の調整が外部データにより可能となる。すなわち、D/A コンバータ DAC 1 には 63 段階分のデータが入力可能であり、この D/A コンバータ DAC 1 への入力データに対して D/A コンバータ DAC 2 には 192 段階の異なる値を入力することができる。

【0121】

したがって、この構成によれば、ソースドライバ 3 へ与えられる 4 つに分圧された各基準電圧 $V_1 \sim V_4$ 又は基準電圧 $V'_1 \sim V'_4$ は、画素電極 7…と共通電極 8 との電位差の関係を常に一定に保ちながらシフトさせることが可能であり、液晶の特性に合わせたリニアでない D-A 変換、かつガンマ補正を行う上でも

必要な複数種類に分圧された基準電圧 $V_1 \sim V_4$ 、基準電圧 $V'_1 \sim V'_4$ 、基準電圧 $V''_1 \sim V''_4 \dots$ を作成してソースドライバ 3 に供給することができる。
 なお、本実施の形態では、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差を 2 種の分圧にしているが、必ずしもこれに限らず、より多くの種類に分圧することが可能である。

【 0 1 2 2 】

上記の基準電圧作成回路 2 0 にて作成された基準電圧 $V_1 \sim V_4$ は、図 4 に示す抵抗から構成される D/A コンバータである R-DAC を有するソースドライバ 3 に入力される。上記の R-DAC は、ラダー抵抗部 3 1、階調電圧選択回路 3 3、増幅器 AMP \dots からなっている。

【 0 1 2 3 】

具体的には、上記基準電圧 $V_1 \sim V_4$ は、ソースドライバ 3 のラダー抵抗部 3 1 に入力され、前記コントロール回路 4 からの映像信号がサンプリング & シフトレジスタ & データデコード回路 3 2 に入力されることにより、各階調電圧選択回路 3 3 \dots から上記映像データにしたがったソース信号電圧が出力端子 OUT 1 \sim OUT 2 4 0 に出力され、前述の液晶パネル 1 に入力される。

【 0 1 2 4 】

上記ラダー抵抗部 3 1 においては、基準電圧 V_1 と V_4 との間の電位を複数の抵抗を用いて 6 4 階調分に分割している。したがって、基準電圧 V_1 と V_4 との 2 つがあれば基準電圧 $V_1 \sim V_4$ の 4 つは一見不要とも考えられるが、このように 4 つの基準電圧 $V_1 \sim V_4$ を用いているのは、液晶の誘電率が印加電圧により変化するためである。

【 0 1 2 5 】

したがって、同図及び図 1 においては、簡略化のため、4 つの基準電圧 $V_1 \sim V_4$ を作成した構成をとっているが、必ずしもこれに限らず、より多くの基準電圧 $V_1 \sim V_n$ (n は 5 以上の整数) を作成することが可能である。これによって、より液晶の特性に合わせた動作が可能になる。

【 0 1 2 6 】

以上のように、本実施の形態の液晶表示装置の駆動回路では、共通電極信号作

成回路 10 は、グラウンド電位 GND と正側電源 V_{DD} とを $C-MOS$ スイッチ 11 にて切り替えるだけの極めて単純な構成になっている。

【0127】

したがって、この構成を用いれば、共通電極信号作成回路 10 の構成が非常に簡素になり、従来のように、クランプ回路を用いて DC レベルのシフトを行って、共通電極信号 V_{COM} の下側電圧の電位がグラウンド電位 GND レベルよりも下にする従来構成での電力消費を削減できる。

【0128】

また、従来のクランプ回路では、映像信号の水平周波数付近の周波数での交流動作が動作の前提条件になっており、共通電極信号 V_{COM} を長時間片側の極性に固定することはできず、休止駆動や低周波駆動に対応できなかったのに対し、本実施の形態の構成では片側の極性に固定させても安定な動作が行える。すなわち、共通電極信号作成回路 10 をグラウンド電位 GND と正側電源 V_{DD} との切り替えのみで作成することによって、休止駆動時の共通電極信号 V_{COM} を一定レベルに保つことが容易となるとともに、休止駆動と通常駆動との切り替わり時に予期しない電圧レベルが発生しないので、切り替わり時のフリッカー等の発生がなく、表示品質が保たれる。

【0129】

また、ソース信号電圧のソース信号電圧を可変させる手段としてはソースドライバ 3 の $R-DAC$ に供給する基準電圧作成回路 20 の上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} とを固定ではなく、2 つの基準電圧を連動して変化させることが可能な構成をとることによって調整手段を実現することができる。

【0130】

さらに、基準電圧作成回路 20 に追加された DC レベル調整用の D/A コンバータ $DAC1 \cdot DAC2$ と増幅器 $Ampl1 \cdot Ampl2$ とは、次段の回路のインピーダンスが高いので、低消費電力で動作させることが可能である。したがって、トータルの消費電力は大幅に削減できる。

【0131】

また、従来の基準電圧作成回路においては、上側基準電圧 V_{UP} は例えば約 $4V$

とし下側基準電圧 V_{DOWN} はグラウンド電位 GND とした固定電圧となっていたが、本実施の形態では、この上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差を連動して動作できるようになっているので、容易に、ソースドライバ 3 におけるソース信号電圧を一律にシフト可能となる。

【 0 1 3 2 】

さらに、本実施の形態の液晶表示装置の駆動回路では、通常の動作においての低消費電力化が図れる上に、通常の交流駆動条件とは異なる休止駆動や低周波駆動のような種々の動作モードに対応できるので、これによっても低消費電力化に貢献できる。

【 0 1 3 3 】

なお、本発明は、上記の実施の形態に限定されるものではなく、本発明の範囲内で種々の変更が可能である。例えば、上記実施の形態では、共通電極信号作成回路 10 は、共通電極 8 側に形成されているが、上述したように非常に簡素な構成をとることが可能になったので、特にこれに限定するものではなく、例えば、ソースドライバ 3 内にこの回路を内蔵することも容易に可能である。

【 0 1 3 4 】

また、このように、共通電極信号作成回路 10 は、容易にソースドライバに内蔵することができ、かつ共通電極信号 V_{COM} は負側の電圧とならないとすることがので、回路の集積化によるコストダウン、実装面積の低減も可能となり、携帯用途等の電子機器には最適の構成となる。

【 0 1 3 5 】

このように、本実施の形態の液晶表示装置の駆動回路では、ゲートドライバ 2 からの走査信号により $TFT6 \dots$ にてスイッチングを行ってソースドライバ 3 からのソース信号電圧を各画素電極 $7 \dots$ に出力する。また、 $TFT6 \dots$ の寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく画素電極 $7 \dots$ と共通電極 8 との電位差を調整する調整手段を備えている。また、この調整手段は、ドレインと多層画素電極における液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正すべく画素電極 $7 \dots$ と共通電極 8 との電位差を調整することも可能である。さらに、調整手段は、液晶層を挟むアクティブマトリクス基板と対向

基板との特性の非対称性に起因する直流電圧のばらつきを補正すべく画素電極 7 …と共通電極 8 との電位差を調整することが可能である。

【 0 1 3 6 】

ここで、従来においては、上記調整手段は、共通電極 8 に電圧を付与する共通電極信号作成回路 1 0 に設けられていた。すなわち、従来においては、T F T 6 …の寄生容量の存在に伴うドレイン電圧の変動の影響を補正するため、及び液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正するため、並びに液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正する等のために、画素電極 7 …と共通電極 8 との電位差を調整すべく共通電極 8 の電位を調整する方法を取っていた。

【 0 1 3 7 】

そして、従来の調整手段では、共通電極 8 の電位を調整するためのクランプ回路に内蔵された抵抗に常に電圧を印加するものとなっていたので、クランプ回路での消費電力が大きく、低消費電力化が求められる携帯機器等の電子機器用途の液晶表示装置の駆動回路には適さないという問題点を有していた。

【 0 1 3 8 】

また、一定周期にて交流化を行わなければ、共通電極 8 の安定した電圧レベルを得ることができないので、低周波駆動や休止駆動に使用することができないという問題点を有していた。

【 0 1 3 9 】

なお、上記の低周波駆動とは、交流反転の周波数を下げて駆動することをいう。また、休止駆動とは、交流反転を一定期間停止させるような駆動をいう。すなわち、低周波駆動と休止駆動との違いは、低周波駆動は交流反転の周波数が一定であるが、休止駆動は交流反転の周波数が部分的に異なるものとなっている。

【 0 1 4 0 】

そこで、本実施の形態では、調整手段は、ソースドライバ 3 から出力されるソース信号電圧の電圧レベルを各画素電極 7 …に対して一律にシフトさせる電圧レベル可変手段としての基準電圧作成回路 2 0 からなっているとしている。

【 0 1 4 1 】

すなわち、本実施の形態では、例えば、T F T 6 …の寄生容量の存在に伴うドレイン電圧の変動の影響等を補正すべく画素電極 7 …と共通電極 8 との電位差を調整するものとして、ソースドライバ 3 から出力されるソース信号電圧の電圧レベルを調整する方法を取っており、ソース信号電圧の電圧レベルは、ソースドライバ 3 に基準電圧を与える基準電圧作成回路 2 0 によって各画素電極 7 …に対して一律にシフトされる。

【 0 1 4 2 】

この結果、共通電極 8 の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【 0 1 4 3 】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【 0 1 4 4 】

したがって、ドレイン電圧の変動を補正する、及びドレインと多層画素電極における液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正する、並びに液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正するための、画素電極 7 …と共通電極 8 との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器等の電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【 0 1 4 5 】

また、本実施の形態の液晶表示装置の駆動回路では、電圧レベル可変手段は、ソースドライバ 3 におけるソース信号電圧の基になる基準電圧 $V_1 \sim V_4$ を作成する基準電圧作成回路 2 0 に設けられる。

【 0 1 4 6 】

また、電圧レベル可変手段は、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差を抵抗 $R_{11} \sim R_{15}$ 又は抵抗 $R_{21} \sim R_{25}$ によって複数に分圧して基準電圧 $V_1 \sim V_4$ として出力する電圧差分圧手段としての電圧差分圧部 2 0 a と、

上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との 2 つの基準電圧を連動して変化させる D/A コンバータ DAC1・DAC2 と、上側基準電圧 V_{UP} における下側基準電圧 V_{DOWN} の割合を設定する下側基準電圧設定手段としての下側基準電圧設定部 20b とからなっている。

【0147】

したがって、ソースドライバ3におけるソース信号電圧の基になる基準電圧 $V_1 \sim V_4$ を作成する基準電圧作成回路20においては、先ず、下側基準電圧設定部20bによって、上側基準電圧 V_{UP} における下側基準電圧 V_{DOWN} の割合を設定する。この下側基準電圧 V_{DOWN} の割合は、例えば、TFT6…の寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく考慮して定められる。

【0148】

次いで、D/A コンバータ DAC1・DAC2 は、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との 2 つの基準電圧を連動して変化させるので、例えば、ドレイン電圧の変動の影響を考慮した上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} と下側基準電圧との電位差を常に一定とすることができる。

【0149】

次いで、この上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電位差は、電圧差分圧部20aによって、例えば抵抗抵抗 $R_{21} \sim R_{25}$ によって複数に分圧され基準電圧 $V_1 \sim V_4$ として出力される。

【0150】

この結果、ソースドライバ3では、例えば、ドレイン電圧の変動の影響を考慮した基準電圧 $V_1 \sim V_4$ が提供されるので、ソースドライバ3から各画素電極7…に対しても、ドレイン電圧の変動の影響等を考慮したソース信号電圧の電圧レベルを出力することができる。

【0151】

そして、例えば、ドレイン電圧の変動の影響は各液晶表示装置の液晶パネル1毎に異なっているので、その変動分を補正するときには、基準電圧作成回路20における下側基準電圧設定部20bにて上側基準電圧 V_{UP} における下側基準電圧 V_{DOWN} の割合を設定変更すれば良い。これによって、ソースドライバ3から出力

されるソース信号電圧の電圧レベルを各画素電極 7…に対して一律にシフトさせることができる。

【0152】

この結果、調整手段である基準電圧作成回路 20 の具体的な構成を提供することができ、確実に、ドレイン電圧の変動を補正する等のための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器等の電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【0153】

また、本実施の形態の液晶表示装置の駆動回路では、電圧差分圧部 20a は、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差を複数に分圧するに際して、複数種類としての 2 種類の基準電圧 $V_1 \sim V_4$ 及び基準電圧 $V'_1 \sim V'_4$ を出力可能となっている。具体的には、抵抗 $R_{21} \sim R_{25}$ を用いる場合と抵抗 $R_{11} \sim R_{15}$ を用いる場合とを切り替えている。

【0154】

すなわち、TFT 6…の寄生容量がドレイン電圧に与える影響は、液晶印加電圧により異なっており、白表示させる時と黒表示させる時とによって、画素電極 7…と共通電極 8 との電位差を変える必要があるが、本実施の形態では、電圧差分圧部 20a は、上側基準電圧 V_{UP} と下側基準電圧 V_{DOWN} との電圧差を複数に分圧するに際して、2 種類の基準電圧 $V_1 \sim V_4$ 及び基準電圧 $V'_1 \sim V'_4$ を出力可能となっているので、白又は黒表示に応じて画素電極 7…と共通電極 8 との電位差を容易に変えることができる。

【0155】

この結果、機能性の高い液晶表示装置の駆動回路を提供することができる。

【0156】

また、本実施の形態の液晶表示装置の駆動回路では、共通電極 8 に対して固定電位を与えるべく、グランド電位 GND と正側電源 V_{DD} との切り替えのみを行う C-MOS スイッチ 11 を備えた共通電極信号作成回路 10 が設けられている。

【0157】

このため、共通電極信号作成回路 10 は、共通電極 8 に対して固定電位を与えるべく、グランド電位 GND と正側電源 V_{DD} との切り替えのみを行う C-MOS スイッチ 11 を備えたものとなっている。

【0158】

この結果、確実に、共通電極 8 の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【0159】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【0160】

したがって、確実に、ドレイン電圧の変動を補正する等のための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができる。

【0161】

また、本実施の形態の液晶表示装置の駆動回路では、共通電極信号作成回路 10 は、ソースドライバ 3 に内蔵することが可能となってる。

【0162】

すなわち、共通電極信号作成回路 10 は、共通電極信号 V_{COM} がグランド電位 GND を下回ることがなくなると同時に、構成が簡素化されているためソースドライバ 3 に容易に内蔵することが可能である。

【0163】

そして、このように、共通電極信号作成回路 10 を、ソースドライバ 3 に内蔵することによって回路の集積化によるコストダウンが見込める。

【0164】

また、本実施の形態の液晶表示装置は、上記液晶表示装置の駆動回路を用いてなっている。

【0165】

このため、ドレイン電圧の変動を補正する等のための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る例えば反射型、半透過型、反射／透過両用型又は透過型等の液晶表示装置を提供することができる。

【0166】

また、本実施の形態の電子機器は、上記液晶表示装置を用いてなっている。

【0167】

このため、ドレイン電圧の変動を補正する等のための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器用途にも使用し得る例えば携帯電話、情報携帯端末（PDA）、ノートパソコン、ポータブルテレビ及びポータブルゲーム機等の携帯機器を含む電子機器を提供することができる。

【0168】

〔実施の形態2〕

本発明の他の実施の形態について図5ないし図7に基づいて説明すれば、以下の通りである。なお、説明の便宜上、前記の実施の形態1の図面に示した部材と同一の機能を有する部材については、同一の符号を付し、その説明を省略する。また、前記実施の形態1で述べた各種の特徴点については、本実施の形態についても組み合わせて適用し得るものとする。

【0169】

本実施の形態では、前記実施の形態1で述べた上下基準電圧連動手段の他の形態について数種類説明する。

【0170】

先ず、図5に示すように、上下基準電圧連動手段としての例えば上下基準電圧連動部70は、オペアンプOP11、及び抵抗R36・R37・R38・R39にて構成される電圧加算回路71と、オペアンプOP12及び抵抗R40・R41・R42・R43にて構成される電圧減算回路72と、抵抗R31、可変抵抗R32及び抵抗R33にて構成される第1バイアス回路73と、抵抗R34・R35によって構成される第2バイアス回路74とからなっている。

【 0 1 7 1 】

そして、上記の上下基準電圧連動部 7 0 では、オペアンプ O P 1 1 の出力として、第 1 バイアス回路 7 3 からの発生電圧 $V A 1$ と第 2 バイアス回路 7 4 からの発生電圧 $V B 1$ との加算結果である電圧値 $V A 1 + V B 1$ が出力される。

【 0 1 7 2 】

一方、オペアンプ O P 1 2 の出力として、第 1 バイアス回路 7 3 からの発生電圧 $V A 1$ と第 2 バイアス回路 7 4 からの発生電圧 $V B 1$ との減算結果である電圧値 $V A 1 - V B 1$ が出力される。

【 0 1 7 3 】

したがって、オペアンプ O P 1 1 の出力を上側基準電圧に用いるとともに、オペアンプ O P 1 2 の出力を下側基準電圧に用いることによって、2 つの基準電圧を連動して変化させる上下基準電圧連動手段となる。

【 0 1 7 4 】

すなわち、第 2 バイアス回路 7 4 にて作成される発生電圧 $V B 1$ は、上側基準電圧と下側基準電圧との差を設定しており、オペアンプ O P 1 1 の出力電圧 $V A 1 + V B 1$ とオペアンプ O P 1 2 の出力電圧 $V A 1 - V B 1$ との差は発生電圧 $V A 1$ にかかわらず常に $2 \times V B 1$ の値を保っている。

【 0 1 7 5 】

次に、第 1 バイアス回路 7 3 からの発生電圧 $V A 1$ については、可変抵抗 R 3 2 の状態を変化させることによって電圧値が変化する。したがって、オペアンプ O P 1 1 及びオペアンプ O P 1 2 の出力電圧は、発生電圧 $V A 1$ の電圧変化に応じて一定の電位差を常に保ちながら D C レベルを変化させることが可能となっている。

【 0 1 7 6 】

次に、上下基準電圧連動手段のさらに他の形態として、例えば、図 6 に示す上下基準電圧連動部 8 0 を構成することが可能である。

【 0 1 7 7 】

上記上下基準電圧連動部 8 0 は、同図に示すように、オペアンプ O P 2 1 及び抵抗 R 5 7 ・ R 5 8 にて構成される第 1 反転増幅回路 8 1 と、オペアンプ O P 2

2 及び抵抗 5 9・6 0 にて構成される第 2 反転増幅回路 8 2 と、抵抗 R 5 1、可変抵抗 R 5 2 及び抵抗 5 3 にて構成される第 1 バイアス回路 8 3 と、抵抗 R 5 4・R 5 5・R 5 6 にて構成される第 2 バイアス回路 8 4 とからなっている。

【0 1 7 8】

そして、オペアンプ O P 2 1 の出力電圧を下側基準電圧に用いる一方、オペアンプ O P 2 2 の出力電圧を上側基準電圧に用いることによって 2 つの基準電圧を連動して変化させる上下基準電圧連動手段となる。

【0 1 7 9】

具体的には、例えば、抵抗 R 5 7 = 抵抗 R 5 8 であるとき、オペアンプ O P 2 1 の出力電圧は $V A 2 - (V B 2 1 - V A 2)$ となる。一方、抵抗 R 5 9 = 抵抗 R 6 0 であるとき、オペアンプ O P 2 2 の出力電圧は $V A 2 - (V B 2 2 - V A 2)$ となる。

【0 1 8 0】

このとき、オペアンプ O P 2 2 とオペアンプ O P 2 1 との電圧差は $(V B 2 1 - V B 2 2)$ となり、第 1 バイアス回路 8 3 の発生電圧 $V A 2$ の値にかかわらず常にこの関係を保っている。次に、第 1 バイアス回路 8 3 の発生電圧 $V A 2$ については、可変抵抗 R 5 2 の状態を変化させることによって電圧値が変化する。こゝ結果、前述の式から明らかなように、第 1 バイアス回路 8 3 の発生電圧 $V A 2$ の値が変化すると、オペアンプ O P 2 1・O P 2 2 の出力電圧は $2 \times V A 2$ の項から発生電圧 $V A 2$ の変化量の 2 倍の変化量で出力電圧値を変える。したがって、オペアンプ O P 2 1・1 2 の出力電圧は、第 1 バイアス回路 8 3 の発生電圧 $V A 2$ の電圧変化に応じて一定の電位差を常に保ちなから D C レベルを変化させることが可能となっている。

【0 1 8 1】

次に、上下基準電圧連動手段のさらに他の形態として、例えば、図 7 に示す上下基準電圧連動部 9 0 を構成することが可能である。なお、この上下基準電圧連動部 9 0 は、前記実施の形態 1 にて示した D/A コンバータ D A C 1 と増幅器 A m p 1 1 とで構成される回路で作成されるとともに、D/A コンバータ D A C 2 と増幅器 A m p 1 2 とで構成される回路の変形例である。

【 0 1 8 2 】

すなわち、上記上下基準電圧連動部 9 0 は、同図に示すように、上側基準電圧作成用 D/A 変換回路 9 1 と下側基準電圧作成用 D/A 変換回路 9 2 との D/A 変換回路を 2 つ使用して上側基準電圧と下側基準電圧とを作成し、上下基準電圧の電圧差を一定に保ちながら DC レベルのみ可変可能な構成となっている。すなわち、実施の形態 1 のものと比較して、D/A コンバータ DAC 1 及び D/A コンバータ DAC 2 の各上位 2 ビットが High レベルである “1” 又は Low レベルである “0” に固定されているか否かに違いがある。

【 0 1 8 3 】

上記上下基準電圧連動部 9 0 における下側基準電圧作成用 D/A 変換回路 9 2 には、DC レベル調整用データが直接変換用データとして入力される。一方、上側基準電圧作成用 D/A 変換回路 9 1 には、予め設定しておいた上下基準電圧レベル差設定データと DC レベル調整データとをデジタル加算回路 9 3 にて足し算し、ここで得られたデータを変換用データとして入力する。

【 0 1 8 4 】

この構成によって、DC レベル調整用データを変化させると、上側基準電圧と下側基準電圧とは上下基準電圧レベル差設定データで与えられた電圧差を保ちながら DC レベルを変化させることが可能となる。

【 0 1 8 5 】

このように、本実施の形態では、上下基準電圧連動手段としての上下基準電圧連動部 7 0 は、上側基準電圧を出力すべく 2 種類の発生電圧 V_{A2} ・発生電圧 V_{B1} を加算するためのオペアンプ OP 1 1 を用いた加算回路としての電圧加算回路 7 1 と、下側基準電圧を出力すべく 2 種類の発生電圧 V_{A1} ・ V_{B1} を減算するためのオペアンプ OP 1 2 を用いた減算回路としての電圧加算回路 7 1 とからなっているので、これによって、上側基準電圧と下側基準電圧との 2 つの基準電圧を連動して変化させることができる。この結果、上下基準電圧連動手段の具体的手段を提供することができる。

【 0 1 8 6 】

また、本実施の形態では、上下基準電圧連動手段としての上下基準電圧連動部

80は、2種類の発生電圧 $V_{A2} \cdot V_{B21}$ から下側基準電圧を出力すべくオペアンプOP21を用いた第1反転増幅回路81と、2種類の発生電圧 $V_{A2} \cdot V_{B22}$ から上側基準電圧を出力すべくオペアンプOP22を用いた第2反転増幅回路82とからなっているので、これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。この結果、上下基準電圧連動手段の具体的手段を提供することができる。

【0187】

また、本実施の形態では、上下基準電圧連動手段としての上下基準電圧連動部90は、DCレベル調整データを入力して下側基準電圧を出力する下側基準電圧作成用D/A変換回路92と、この上下基準電圧レベル差設定データと上記DCレベル調整データとを加算するデジタル加算回路93と、このデジタル加算回路93からの加算データを入力して上側基準電圧を出力する上側基準電圧作成用D/A変換回路91とからなっている。

【0188】

これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。この結果、上下基準電圧連動手段の具体的手段を提供することができる。

【0189】

【発明の効果】

本発明の液晶表示装置の駆動回路は、以上のように、調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっているものである。

【0190】

すなわち、本発明では、調整手段は、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正するため、及びドレインと多層画素電極における液晶層に近い側の金属膜との間に生じる直流電圧成分のばらつきを補正するため、並びに液晶層を挟むアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつきを補正する等のために、画素電極と共通電極との電位差を調整する。

【0191】

そして、本発明では、調整手段は、ソースドライバから出力されるソース信号電圧の電圧レベルを調整する方法を取っており、ソース信号電圧の電圧レベルは、電圧レベル可変手段によって各画素電極に対して一律にシフトされる。

【0192】

この結果、共通電極の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【0193】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【0194】

したがって、ドレイン電圧の変動を補正するため、及び多層画素電極に伴う直流電圧成分のばらつきを補正するため、並びに液晶層を挟む基板の特性の非対称性に起因する直流電圧のばらつきを補正するため等の画素電極と共通電極との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができるという効果を奏する。

【0195】

本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、電圧レベル可変手段は、ソースドライバにおけるソース信号電圧の基になるソースドライバ用基準電圧を作成する基準電圧作成手段に設けられ、かつ、上記電圧レベル可変手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧して上記ソースドライバ用基準電圧として出力する電圧差分圧手段と、上記上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させる上下基準電圧連動手段と、上記上側基準電圧における下側基準電圧の割合を設定する下側基準電圧設定手段とからなっているものである。

【0196】

それゆえ、ソースドライバにおけるソース信号電圧の基になるソースドライバ

用基準電圧を作成する基準電圧作成手段においては、先ず、下側基準電圧設定手段によって、上側基準電圧における下側基準電圧の割合を設定する。この下側基準電圧の割合は、薄膜トランジスタの寄生容量の存在に伴うドレイン電圧の変動の影響を補正すべく考慮して定められる。

【0197】

次いで、上下基準電圧連動手段は、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させるので、ドレイン電圧の変動の影響を考慮した上側基準電圧と下側基準電圧との電位差を常に一定とすることができる。

【0198】

次いで、この上側基準電圧と下側基準電圧との電位差は、電圧差分圧手段によって、複数に分圧されソースドライバ用基準電圧として出力される。

【0199】

この結果、ソースドライバでは、ドレイン電圧の変動の影響を考慮したソースドライバ用基準電圧が提供されるので、ソースドライバから各画素電極に対しても、ドレイン電圧の変動の影響を考慮したソース信号電圧の電圧レベルを出力することができる。

【0200】

そして、ドレイン電圧の変動の影響は各液晶表示装置毎に異なっているので、その変動分を補正するときには、下側基準電圧設定手段にて上側基準電圧における下側基準電圧の割合を設定変更すれば良い。これによって、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせることができる。

【0201】

この結果、調整手段である電圧レベル可変手段の具体的な構成を提供することができ、確実に、ドレイン電圧の変動を補正する等のための調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができるという効果を奏する。

【0202】

本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、電圧差分圧手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧するに際して、複数種類のソースドライバ用基準電圧を出力可能となっているものである。

【 0 2 0 3 】

それゆえ、薄膜トランジスタの寄生容量がドレイン電圧に与える影響等は、液晶印加電圧により異なっており、白表示させる時と黒表示させる時とによって、画素電極と共通電極との電位差を変える必要があるが、本発明では、電圧差分圧手段は、上側基準電圧と下側基準電圧との電圧差を複数に分圧するに際して、複数種類のソースドライバ用基準電圧を出力可能となっているので、白又は黒表示に応じて画素電極と共通電極との電位差を容易に変えることができる。

【 0 2 0 4 】

この結果、機能性の高い液晶表示装置の駆動回路を提供することができるという効果を奏する。

【 0 2 0 5 】

本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、上下基準電圧連動手段は、上側基準電圧を出力すべく2種類の発生電圧を加算するためのオペアンプを用いた加算回路と、下側基準電圧を出力すべく2種類の発生電圧を減算するためのオペアンプを用いた減算回路とからなっているものである。

【 0 2 0 6 】

それゆえ、上下基準電圧連動手段は、上側基準電圧を出力すべく2種類の発生電圧を加算するためのオペアンプを用いた加算回路と、下側基準電圧を出力すべく2種類の発生電圧を減算するためのオペアンプを用いた減算回路とからなっているため、これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。

【 0 2 0 7 】

この結果、上下基準電圧連動手段の具体的手段を提供することができるという効果を奏する。

【 0 2 0 8 】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、上下基準電圧連動手段は、2種類の発生電圧から下側基準電圧を出力すべくオペアンプを用いた第1反転増幅回路と、2種類の発生電圧から上側基準電圧を出力すべくオペアンプを用いた第2反転増幅回路とからなっているものである。

【 0 2 0 9 】

それゆえ、上下基準電圧連動手段は、2種類の発生電圧から下側基準電圧を出力すべくオペアンプを用いた第1反転増幅回路と、2種類の発生電圧から上側基準電圧を出力すべくオペアンプを用いた第2反転増幅回路とからなっているもので、これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。

【 0 2 1 0 】

この結果、上下基準電圧連動手段の具体的手段を提供することができるという効果を奏する。

【 0 2 1 1 】

また、本発明の液晶表示装置の駆動回路は、上記記載の液晶表示装置の駆動回路において、上下基準電圧連動手段は、DCレベル調整データを入力して下側基準電圧を出力する下側基準電圧作成用D/A変換回路と、上下基準電圧レベル差設定データと上記DCレベル調整データとを加算するデジタル加算回路と、このデジタル加算回路からの加算データを入力して上側基準電圧を出力する上側基準電圧作成用D/A変換回路とからなっているものである。

【 0 2 1 2 】

それゆえ、上下基準電圧連動手段は、DCレベル調整データを入力して下側基準電圧を出力する下側基準電圧作成用D/A変換回路と、上下基準電圧レベル差設定データと上記DCレベル調整データとを加算するデジタル加算回路と、このデジタル加算回路からの加算データを入力して上側基準電圧を出力する上側基準電圧作成用D/A変換回路とからなっているもので、これによって、上側基準電圧と下側基準電圧との2つの基準電圧を連動して変化させることができる。

【 0 2 1 3 】

この結果、上下基準電圧連動手段の具体的手段を提供することができるという効果を奏する。

【 0 2 1 4 】

本発明の液晶表示装置の駆動回路は、以上のように、上記記載の液晶表示装置の駆動回路において、共通電極に対して固定電位を与えるべく、グランド電位と正側電源との切り替えのみを行う切替手段を備えた共通電極信号作成手段が設けられているものである。

【 0 2 1 5 】

それゆえ、確実に、共通電極の電位を固定とすることができるので、従来必要であった電圧調整のための抵抗を有するクランプ回路が不要となり、クランプ回路の存在に伴う消費電力の増大を回避することができる。

【 0 2 1 6 】

また、クランプ回路及びコンデンサが不要となるので、低周波駆動や休止駆動にも使用することができる。

【 0 2 1 7 】

したがって、確実に、ドレイン電圧の変動を補正するため等の調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置の駆動回路を提供することができるという効果を奏する。

【 0 2 1 8 】

本発明の液晶表示装置の駆動回路は、以上のように、上記記載の液晶表示装置の駆動回路において、共通電極信号作成手段は、ソースドライバに内蔵されているものである。

【 0 2 1 9 】

それゆえ、共通電極信号作成手段を、ソースドライバに内蔵することによって回路の集積化によるコストダウンが見込めるという効果を奏する。

【 0 2 2 0 】

本発明の液晶表示装置は、以上のように、上記液晶表示装置の駆動回路を用い

てなるものである。

【 0 2 2 1 】

それゆえ、画素電極と共通電極との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器を含む電子機器用途にも使用し得る液晶表示装置を提供することができるという効果を奏する。

【 0 2 2 2 】

本発明の電子機器は、以上のように、上記液晶表示装置を用いてなることを特徴としている。

【 0 2 2 3 】

それゆえ、画素電極と共通電極との電位差を調整する調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器用途等にも使用し得る電子機器を提供することができるという効果を奏する。

【図面の簡単な説明】

【図 1】

本発明における液晶表示装置の駆動回路の実施の一形態を示すものであり、ソースドライバへの基準電圧を作成する基準電圧作成回路を示す回路図である。

【図 2】

上記液晶表示装置の駆動回路を示す全体概要図である。

【図 3】

上記液晶表示装置の駆動回路における共通電極信号作成回路の構成を示す回路図である。

【図 4】

上記液晶表示装置の駆動回路におけるソースドライバの構成を示す回路図である。

【図 5】

本発明における液晶表示装置の駆動回路の他の実施の形態を示すものであり、オペアンプを用いた電圧加算回路とオペアンプを用いた電圧減算回路とからなる上下基準電圧連動部を示す回路図である。

【図 6】

オペアンプを用いた第 1 反転増幅回路と、オペアンプを用いた第 2 反転増幅回路とからなる上下基準電圧連動部を示す回路図である。

【図 7】

下側基準電圧作成用 D/A 変換回路と、上下基準電圧レベル差設定データと上記 DC レベル調整データとを加算するデジタル加算回路と、上側基準電圧作成用 D/A 変換回路とからなる上下基準電圧連動部を示す回路図である。

【図 8】

従来の液晶表示装置の駆動回路における共通電極信号作成回路の構成を示す回路図である。

【図 9】

上記液晶表示装置の駆動回路を示す全体概要図である。

【図 10】

上記液晶表示装置の駆動回路におけるソースドライバへの基準電圧を作成する基準電圧作成回路を示す回路図である。

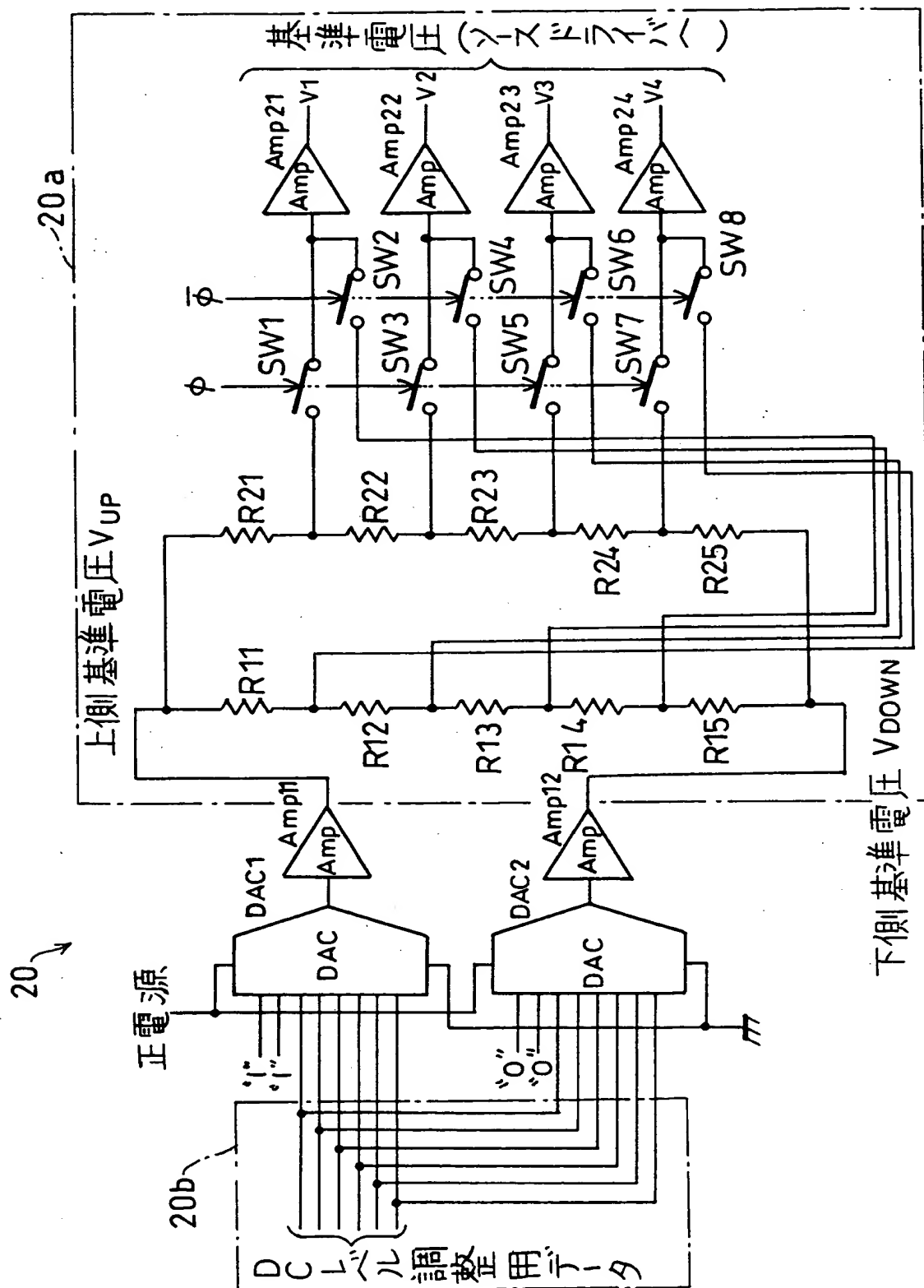
【符号の説明】

1	液晶パネル
2	ゲートドライバ
3	ソースドライバ
6	TFT（薄膜トランジスタ）
7	画素電極
8	共通電極
10	共通電極信号作成回路（共通電極信号作成手段）
11	C-MOS スイッチ（切替手段）
20	基準電圧作成回路（調整手段、電圧レベル可変手段、基準電圧作成手段）
20a	電圧差分圧部（電圧差分圧手段）
20b	下側基準電圧設定部（下側基準電圧設定手段）
DAC1	D/A コンバータ（上下基準電圧連動手段）

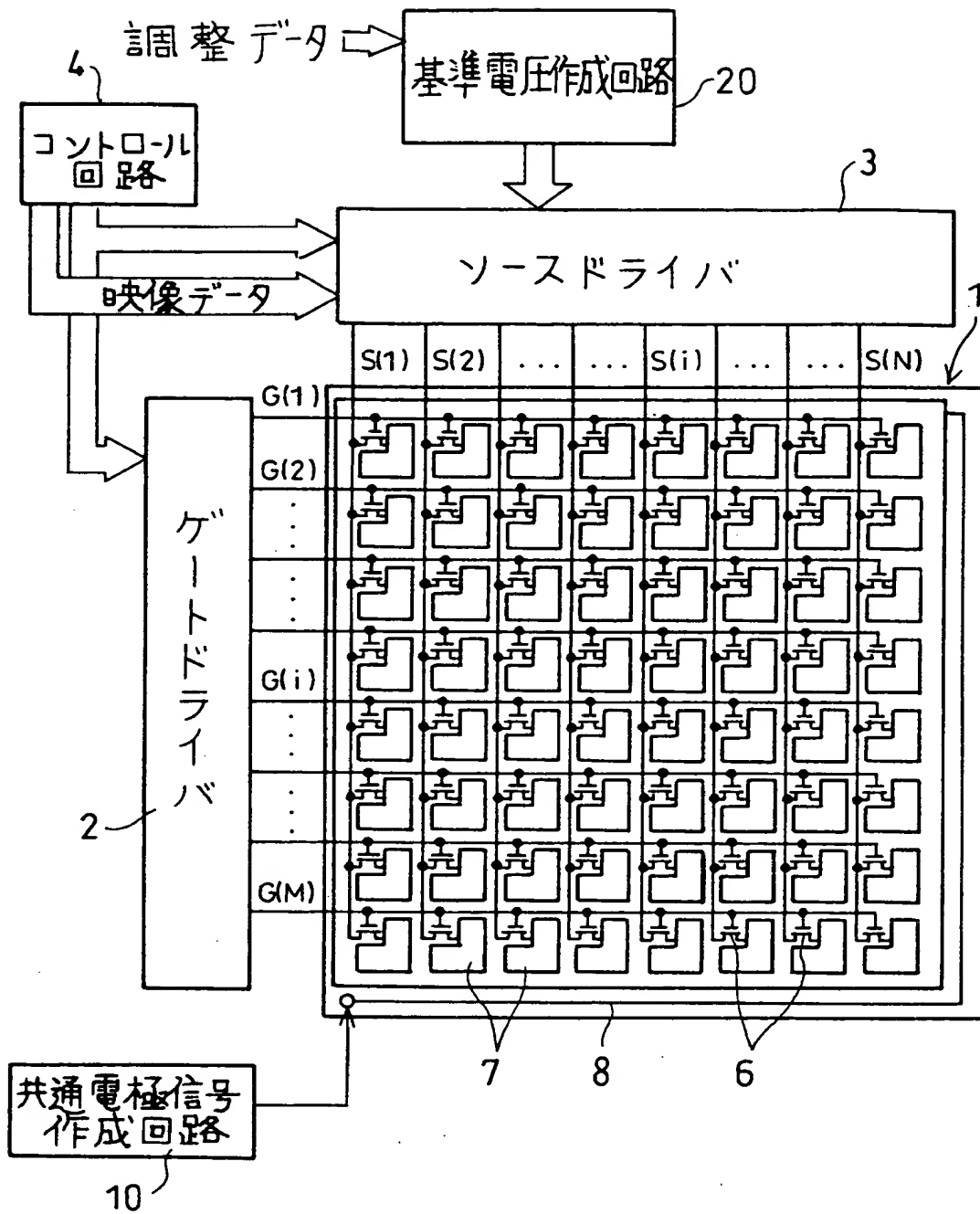
DAC2	D/Aコンバータ（上下基準電圧連動手段）
GND	グランド電位
V1～V4	基準電圧（ソースドライバ用基準電圧）
V _{DD}	正側電源
V _{DOWN}	下側基準電圧
V _{IN}	制御信号
V _{UP}	上側基準電圧

【書類名】 図面

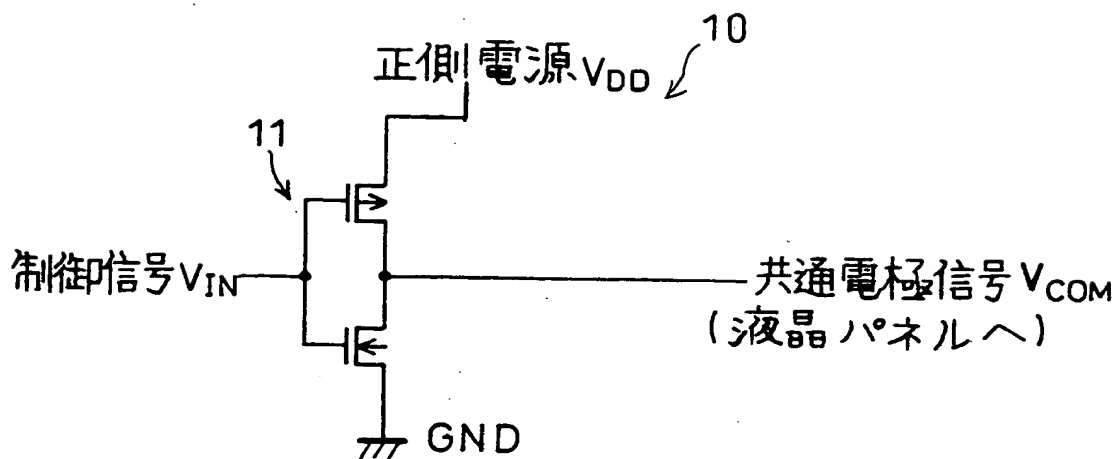
【図 1】



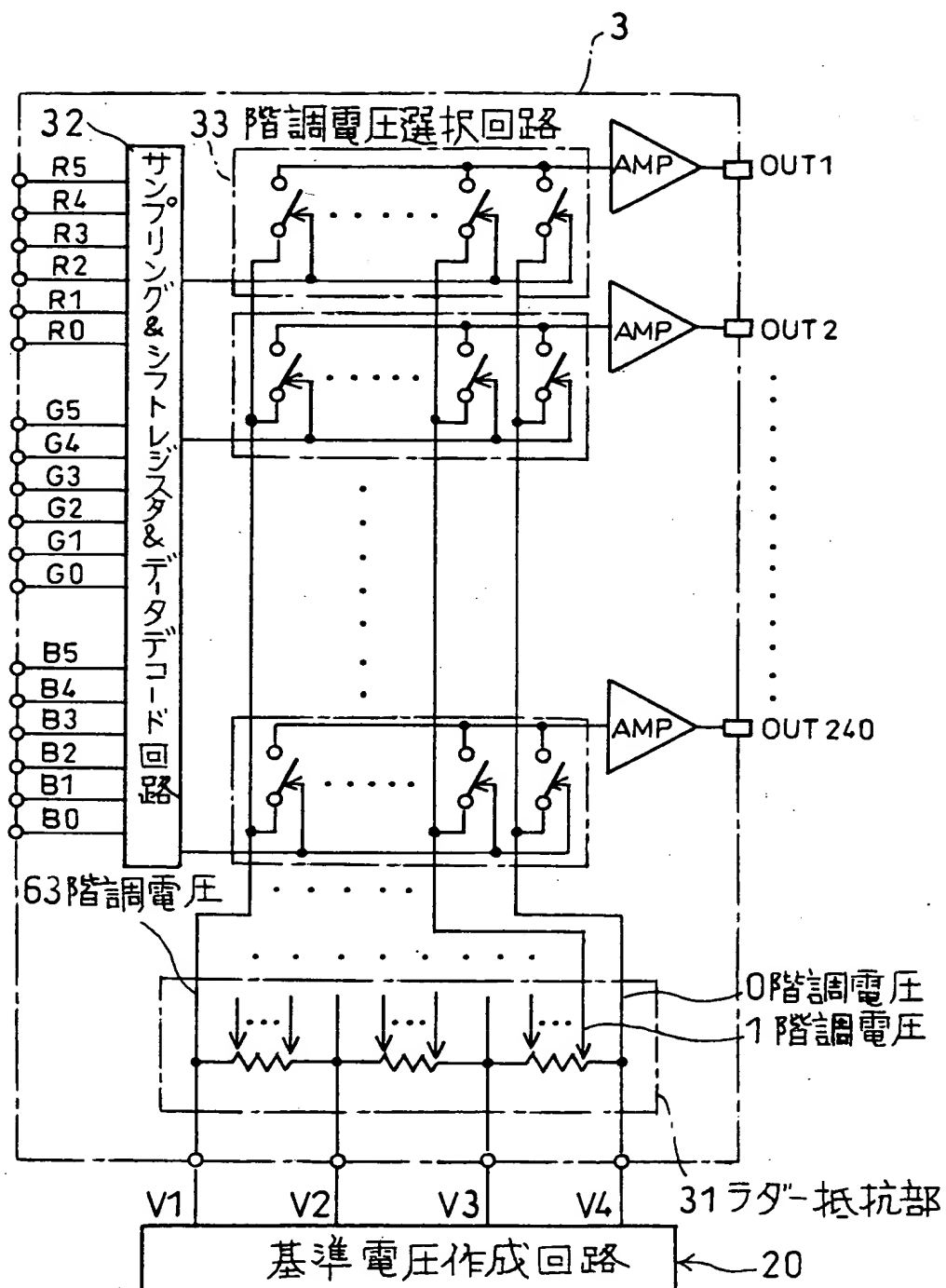
【図 2】



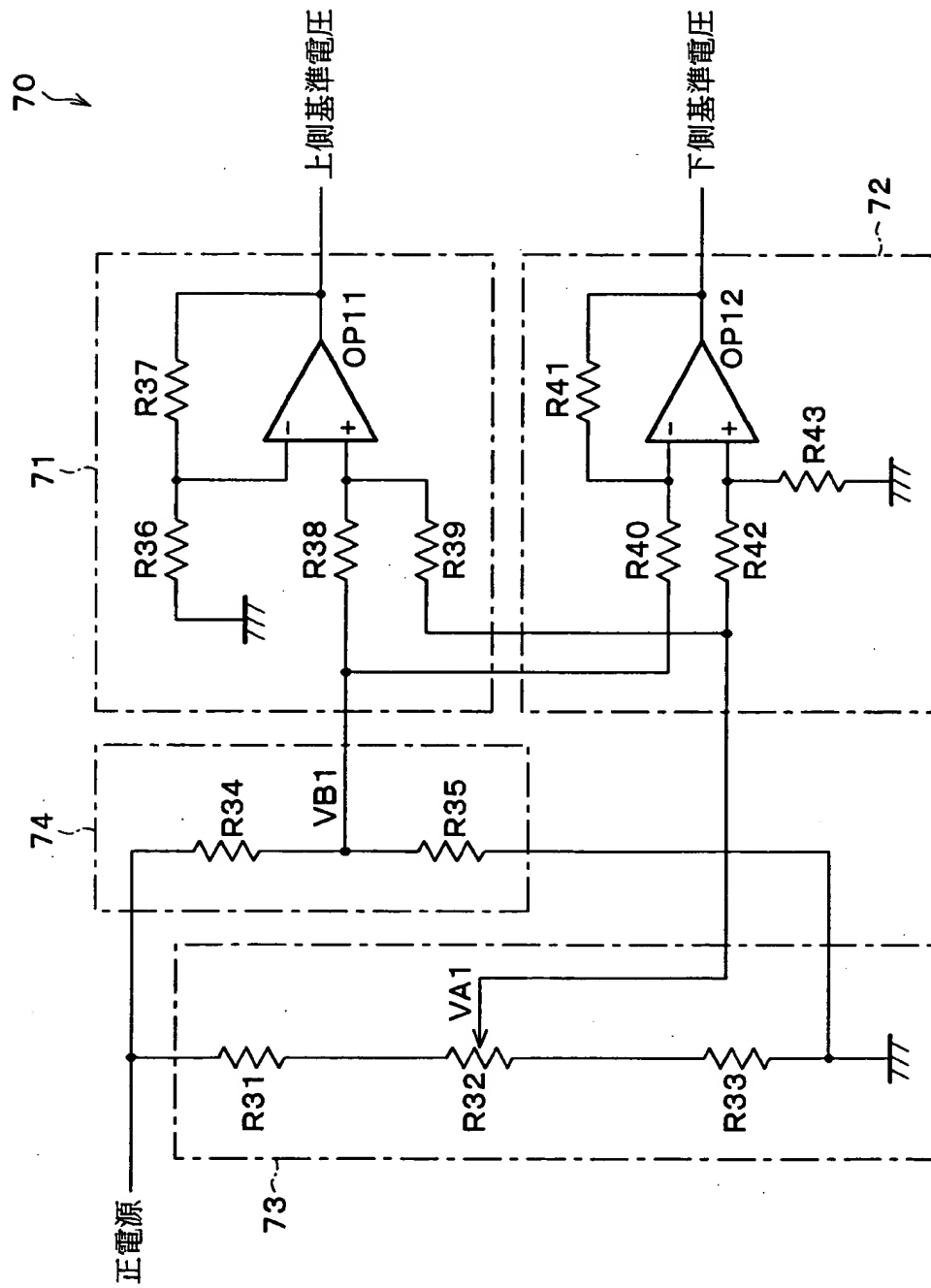
【図 3】



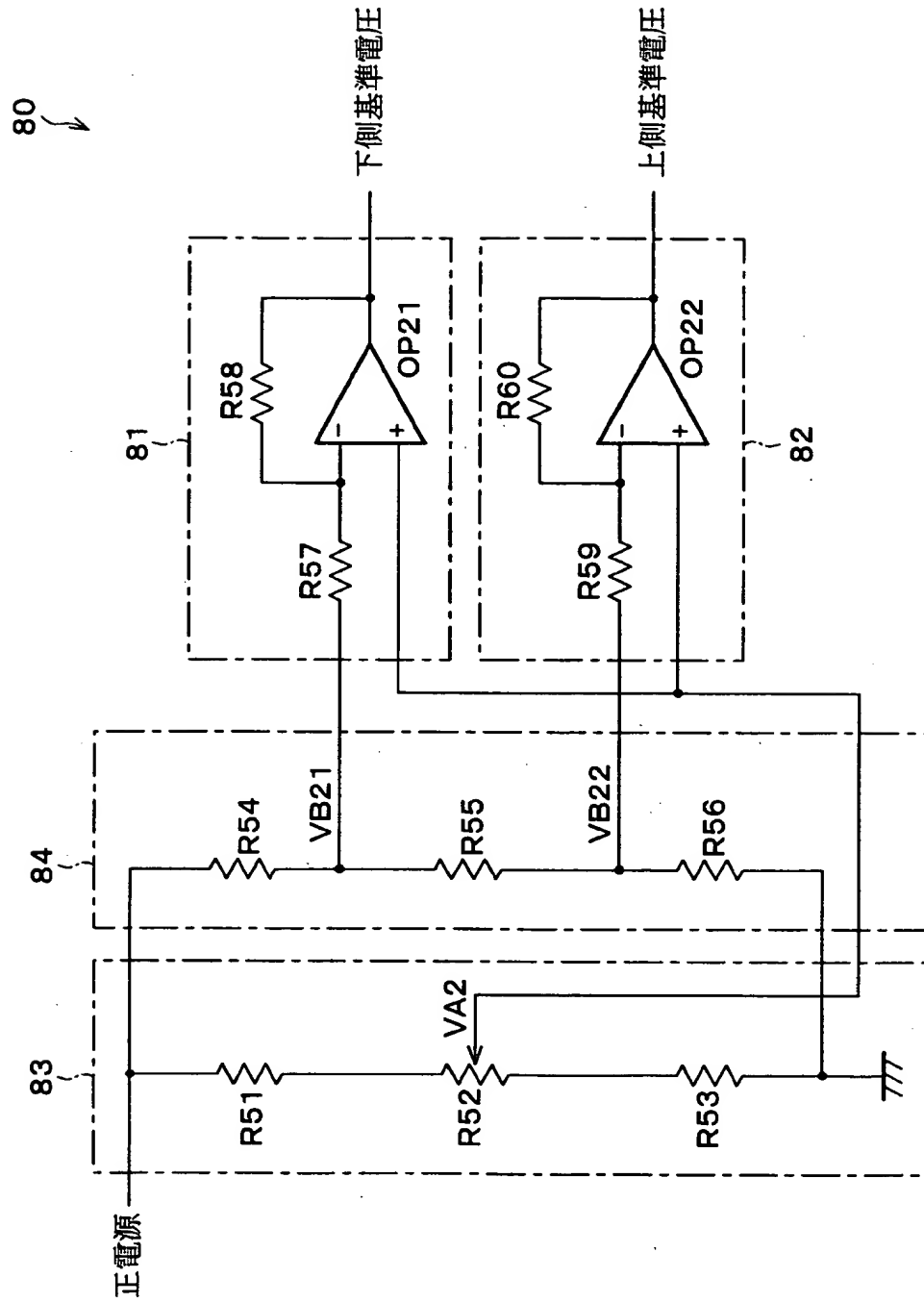
【図 4】



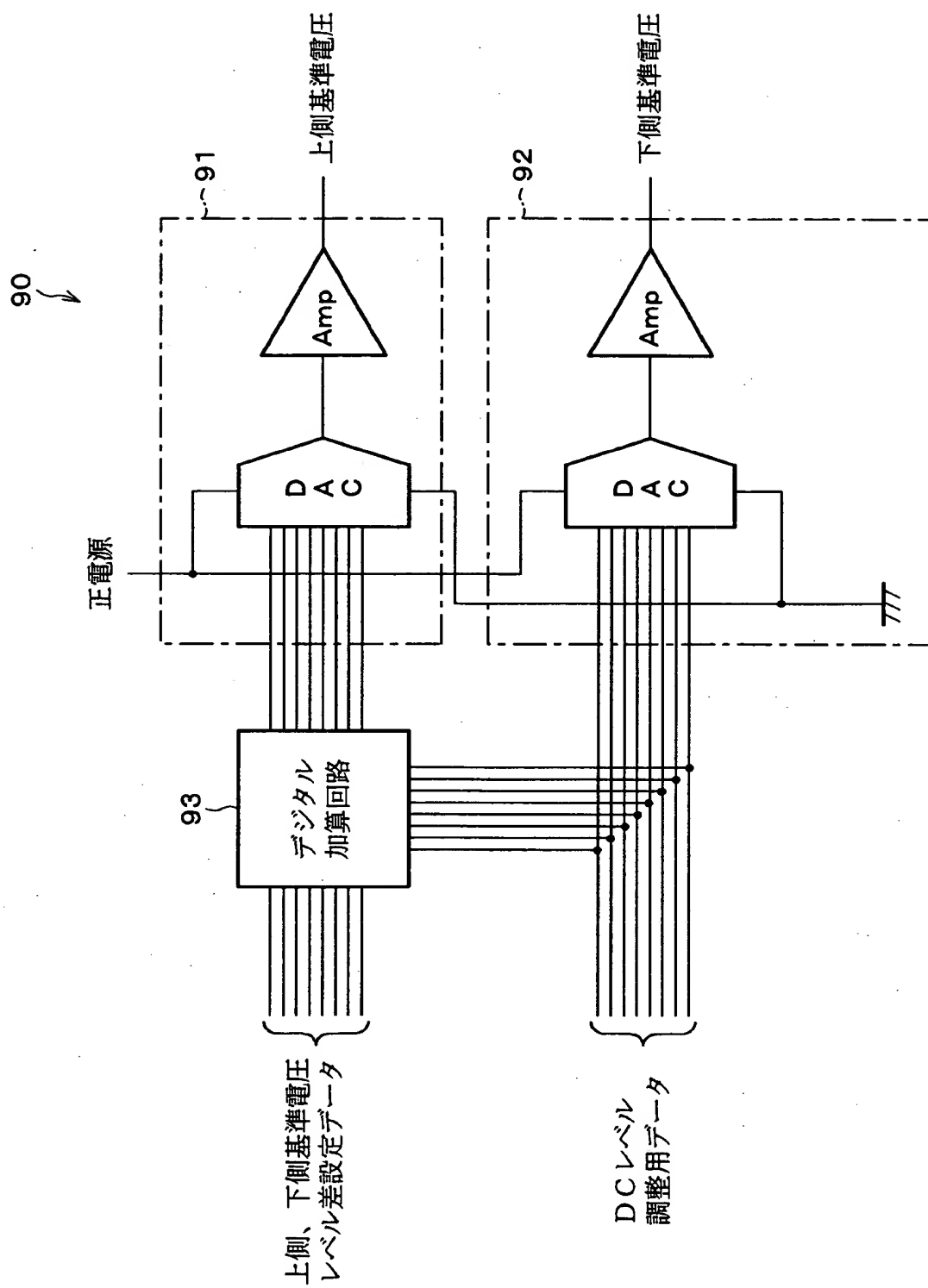
【図 5】



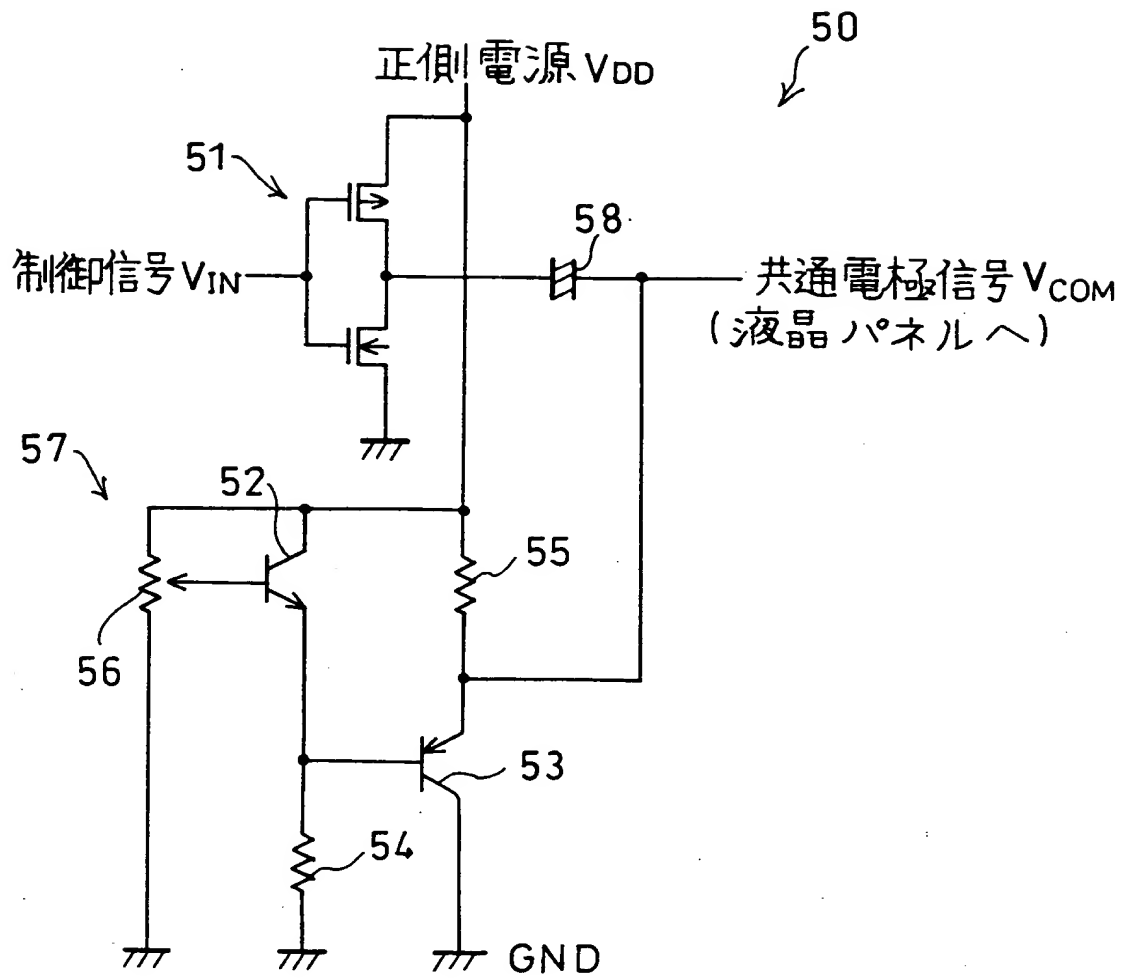
【図 6】



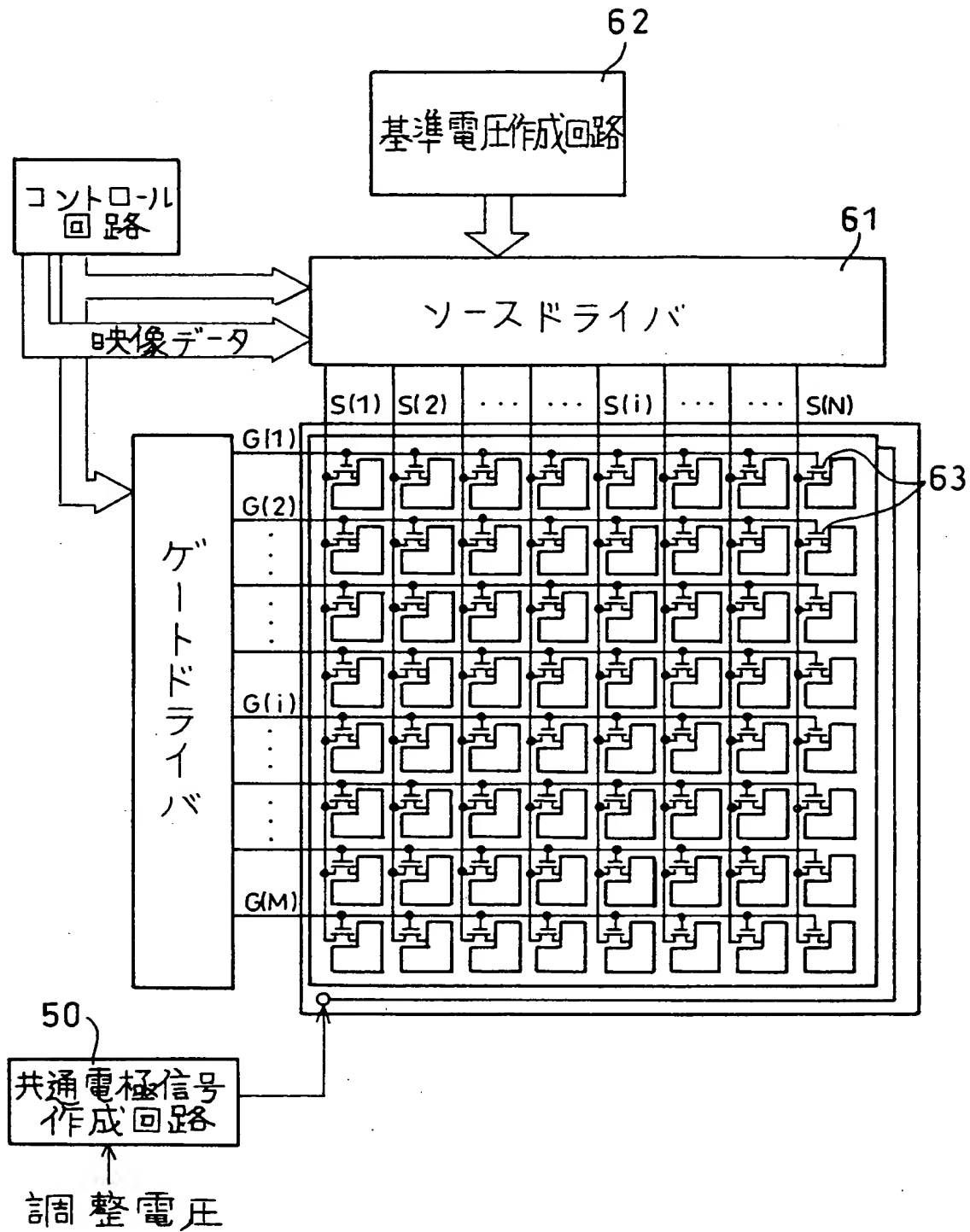
【図 7】



【図 8】



【図9】



【書類名】 要約書

【要約】

【課題】 調整手段での消費電力を低減し、かつ一定周期での交流化が動作の制限条件とされることなく、携帯機器用途にも使用し得る液晶表示装置の駆動回路及びそれを用いた液晶表示装置並びにその液晶表示装置を用いた電子機器を提供する。

【解決手段】 ゲートドライバからの走査信号によりTFTにてスイッチングを行ってソースドライバからのソース信号電圧を各画素電極に出力する。TFTの寄生容量の存在に伴うドレイン電圧の変動の影響やアクティブマトリクス基板と対向基板との特性の非対称性に起因する直流電圧のばらつき等を補正すべく画素電極と共通電極との電位差を調整する基準電圧作成回路20を備える。基準電圧作成回路20は、ソースドライバから出力されるソース信号電圧の電圧レベルを各画素電極に対して一律にシフトさせる電圧レベル可変手段からなっている。

【選択図】 図1

出 願 人 履 歴 情 報

識別番号 [000005049]

1. 変更年月日 1990年 8月29日
[変更理由] 新規登録
住 所 大阪府大阪市阿倍野区長池町22番22号
氏 名 シャープ株式会社